

A TECHNIQUE FOR IMAGE DATA RECORDING

技術分野

【0001】

- 5 この発明は、画像データに所定の画像処理を施して画像を表示する技術に関し、詳しくは、画像処理が施された画像データを画像表示装置に迅速に転送することによって、画像の表示を迅速化する技術に関する。

背景技術

10 【0002】

- 印刷媒体や液晶画面といった各種の表示媒体上にドットを形成することで画像を表現する画像表示装置は、各種画像機器の出力装置として広く使用されている。これら画像表示装置では、画像は画素と呼ばれる小さな領域に細分された状態で扱われており、ドットはこれら画素に形成される。ドットを画素に形成した場合、
15 もちろん個々の画素については、ドットが形成されているか、いないかのいずれかの状態しか取り得ない。しかし、画像全体として見れば、ドットが密に形成されている領域や、まばらに形成されている領域を生じさせることが可能であり、従って、ドットの形成密度を変えることによって画像を表示することが可能となる。例えば、印刷用紙上に黒いインクのドットを形成する場合、ドットが密に形成
20 成されている領域は暗く見えるし、逆にドットがまばらに形成されている領域は明るく見える。また、液晶画面に輝点のドットを形成する場合、ドットが密に形成された領域は明るく見え、まばらに形成された領域は暗く見える。従って、ドットの形成密度を適切に制御してやれば、多階調の画像を表示させることが可能となる。

25 【0003】

- ドットの形成密度を制御するためのデータは、表示しようとしている画像のデータに対して、所定の画像処理を施すことによって発生させる。得られたデータは画像処理装置に供給され、画像処理装置では、供給されたデータに従って各画

素にドットを形成する。この結果、表示媒体上に適切な密度でドットが形成され、画像が表示されることになる。

【0004】

近年では、これら画像表示装置には、表示画像の高画質化や大画像化が要請されるようになってきた。高画質化の要請に対しては、画像をより細かな画素に分割することが効果的である。こうして画素を小さくすれば、画素に形成されるドットが目立たなくなって画質を向上させることができる（例えば、特開2000-115716号公報参照）。また、大画像化の要請に対しては、画素数の増加によって対応することができる。もちろん、個々の画素を大きくすることによっても表示画像を大きくすることはできるが、これでは画質の低下を招いてしまうので、大型化の要請に対しては画素数を増加させることが効果的である。

【0005】

しかし、表示画像の高画質化や大画像化の要請に応えようとする、いきおい画像を迅速に表示することが困難になるという問題があった。すなわち、大画像化のために画素数を増加した場合はもちろんのこと、画像の高画質化のために個々の画素を小さくした場合も、結果として1つの画像に含まれる画素数が増加する。前述したように、画像表示装置は、ドットの形成を制御するデータの供給を受けて画像を表示するので、1つの画像に含まれる画素数が増加すると、データの供給に要する時間が増加してしまい、画像を迅速に表示することが困難となるのである。

サマリー

【0006】

この発明は、従来技術における上述した課題を踏まえ、ドットの形成を制御するためのデータを画像表示装置に迅速に供給することで、画像の表示を迅速化させることを可能とする技術の提供を目的とする。

【0007】

上述した目的を達成するために、本発明の画像出力制御システムは、次の構成

を採用した。すなわち、

画像データに所定の画像処理を施す画像処理装置と、該画像処理の結果に基づいてドットを形成することにより画像を出力する画像出力装置と、を備える画像出力制御システムであって、

5 前記画像処理装置は、

前記画像を構成する複数の画素を、複数個ずつまとめて画素群を生成する画素群生成手段と、

前記画素群の有する性質を検出する性質検出手段と、

10 予め用意された複数の手法のうち、前記画素群の性質に対応して選択された一の手法により、前記画素群内に形成すべきドットの個数または形成位置を表わす形成用データを、該画素群毎に決定する形成用データ決定手段と、

前記形成用データを、前記選択された手法の違いを示す識別情報と共に、前記画像出力装置に、制御データとして出力する制御データ出力手段とを備えており、

15 前記画像出力装置は、

前記制御データを受け取る制御データ受取手段と、

前記画素群内で各画素にドットが形成される画素の序列を前記画素群毎に特定する序列特定手段と、

20 前記制御データと前記特定した序列とに基づいて、前記識別情報を参照しつつ、前記画素群内でドットが形成される画素位置を該画素群毎に決定する画素位置決定手段と、

前記決定した画素位置にドットを形成するドット形成手段とを備えることを要旨とする。

【0008】

25 また、上記の画像出力制御システムに対応する本発明の画像出力制御方法は、

画像データに所定の画像処理を施して、得られた結果に基づきドットを形成することによって、画像を出力する画像出力制御方法であって、

前記画像を構成する複数の画素を、複数個ずつまとめて画素群を生成する第1

の工程と、

前記画素群の有する性質を検出する第2の工程と、

予め用意された複数の手法のうち、前記画像群の性質に対応して選択された一の手法により、前記画素群内に形成すべきドットの個数または形成位置を表わす

5 形成用データを、該画素群毎に決定する第3の工程と、

前記画素群内で各画素にドットが形成される画素の序列を前記画素群毎に特定する第5の工程と、

前記制御データと前記特定した序列とに基づいて、前記識別情報を参照しつつ、前記画素群内でドットが形成される画素位置を該画素群毎に決定する第6の工程

10 と、

前記決定した画素位置にドットを形成する第7の工程と

を備えることを要旨とする。

【0009】

かかる本発明の画像出力制御システムおよび画像出力制御方法においては、画像群の有する性質に対応して選択された一の手法により決定された前記画素群内に形成すべきドットの個数または形成位置を表わす形成用データを、前記選択された手法の違いを示す識別情報と共に、制御データとして出力し、これを受け取って、画素群内で各画素にドットが形成される画素の序列を画素群毎に特定し、形成用データと特定した序列とに基づいて、識別情報を参照しつつ、前記画素群
20 内でドットが形成される画素位置を該画素群毎に決定する。従って、画素群が有する性質に応じた手法でドットの形成位置を決定することができる。こうした画素群の有する性質としては、例えば画素群毎にエッジを含むか否かといった性質や、画素群の明度の違いなど、種々の性質を考えることができる。

【0010】

25 画素群が有する性質がエッジの有無である場合には、エッジを含まない画素群については該画素群内に形成されるドット個数のデータを生成し、エッジを含む画素群については該画素群内の各画素についてのドットデータを生成するものとする。画像を出力する際には、次のようにしてドットを形成しても

良い。先ず、ドット個数のデータに対しては、複数記憶されている序列の中から
1の序列を選択し、該選択した序列と、画素群のドット個数のデータとに基づい
て、該画素群内でドットが形成される画素位置を決定する。こうして決定した画
素位置と、該ドットデータによって示されたドットを形成する画素位置とに基づ
5いて、表示媒体上にドットを形成する。

【0011】

一般に、画素毎にドット形成の有無を判断した場合、画素群内でドットが形成
される画素位置は、該画素群に含まれる画素間でドットが形成され易さを示す序
列だけでなく、各画素の画像データによっても影響される。そこで、画素群内の
10画素間の画像データの階調差が大きい場合には、画素間で画像データの階調差が
所定値以上の画素群はエッジを含んだ画素群であると判断し、エッジを含む画素
群については各画素のドット形成の有無を判断してドットデータを生成する。一
方、エッジを含まない画素群については該画素群に形成するドット個数のデータ
を生成する。こうすれば、画素間の階調差が大きな画素群については、ドットデ
15ータに基づいて適切な画素位置にドットを形成することができるので、画像を高
い画質で出力することが可能となる。

【0012】

加えて、画素群内に形成するドットの個数は、画素群内の各画素についてのド
ット形成の有無よりも僅かなデータ量で表すことができる。従って、画像データ
20を、画素群のドット個数のデータに一旦変換しておけば、データの転送量が減少
して速やかに転送することができる。このため、例え画素数の多い画像であって
も、僅かな時間でデータ転送が完了して、迅速に画像を表示することが可能とな
る。

【0013】

25 また、画素群内での画素位置を決定するに際しては、複数記憶されている序列
の中から画素群毎に1の序列が選択され、この序列とドット個数のデータとに基づ
いて決定するものとしても良い。こうすれば、例え、同じ個数のドットが形成
される画素群が連続した場合でも、画素群毎に異なる画素位置にドットが形成さ

れることになる。従って、規則的なパターンで形成されているドットが目立つことがなく、画質を悪化させるおそれを回避することができる。

【0014】

こうした画像出力制御システムにおいては、前記画像出力装置に向かって次の
5 ようなデータを出力することとしても良い。すなわち、前記ドット個数のデータ
と前記ドットデータとが前記画素群の並びに従って配列されているとともに、該
ドットデータと該データに先立つデータとの間に、該画素群を構成する画素数より
大きな値のデータが挿入された状態で、前記画像出力装置に該個数データとド
ットデータとを出力する。そして、該画像出力装置では、ドット個数のデータが
10 前記画素群を構成する画素数よりも大きい場合には、該データはドット個数では
なく、続くデータが前記ドットデータであることを示していると解釈することと
してもよい。

【0015】

このように、直前に大きな値のデータを付加することでドットデータを識別し
15 てやれば、ドット個数のデータについては、特に識別のためのデータを付加する
ことなく、そのまま出力することが可能である。このことから表示しようとする
画像が、エッジを含む画素群の比率が低く、従って、ドット個数のデータで出力
される比率が高い画像である場合には、こうすることで、出力するデータ量を減
少させることができる。その結果、迅速に画像を表示することが可能となるので
20 好適である。

【0016】

あるいは、次のようなデータを出力することとしても良い。すなわち、ドット
個数のデータおよびドットデータとともに、データがこれらのいずれであるかを
識別するための識別情報を、前記画像出力装置に向かって出力する。そして、該
25 画像出力装置では、該識別情報に基づいて、ドット個数のデータとドットデータ
とを識別しながら受け取ることとしても良い。

【0017】

前述したように、画素群を構成する画素数よりも大きな値を挿入することでド

ットデータを識別する場合、エッジを含まない画素群の比率が高ければ出力するデータ量を減少させることができる。しかし、エッジを含まない画素群の比率が低くなり、ドットデータの比率が高くなると、ドットデータの識別のために挿入されるデータ量が増加するので、出力するデータ量も増加してしまう。これに対して、出力するデータがドット個数のデータであるかドットデータであるかを、識別情報によって区別する場合、全てのデータに識別情報を付与する必要があるものの、個々の識別情報自体のデータ量は僅かでよい。従って、エッジを含まない画素群の比率が高くない場合には、識別情報を用いて区別することで、データの出力量を減少させることができ、延いては画像を迅速に表示することが可能となるので好適である。

【0018】

また、上記の目的を達成するために、本発明の画像出力装置は次の構成を採用した。すなわち、

所定の画像処理が施された画像データを受け取って、該画像データに基づいてドットを形成することにより画像を出力する画像出力装置であって、

前記画像を構成する画素を複数個ずつまとめた各画素群について、該画像群の有する性質に対応して選択された一の手法により決定された前記画素群内に形成すべきドットの個数または形成位置を表わす形成用データを、前記選択された手法の違いを示す識別情報と共に、制御データとして受け取る制御データ受取手段と、

前記画素群内で各画素にドットが形成される画素の序列を前記画素群毎に特定する序列特定手段と、

前記形成用データと前記特定した序列とに基づいて、前記識別情報を参照しつつ、前記画素群内でドットが形成される画素位置を該画素群毎に決定する画素位置決定手段と、

前記決定した画素位置にドットを形成するドット形成手段とを備えることを要旨とする。

【0019】

更に、上記の画像出力装置に対応する本発明の画像出力方法は、

所定の画像処理が施された画像データを受け取って、該画像データに基づいてドットを形成することにより画像を出力する画像出力方法であって、

- 前記画像を構成する画素を複数個ずつまとめた各画素群について、該画像群の
- 5 有する性質に対応して選択された一の手法により決定された前記画素群内に形成すべきドットの個数または形成位置を表わす形成用データを、前記選択された手法の違いを示す識別情報と共に、制御データとして受け取る工程（Ａ）と、

前記画素群内で各画素にドットが形成される画素の序列を前記画素群毎に特定する工程（Ｂ）と、

- 10 前記形成用データと前記特定した序列とに基づいて、前記識別情報を参照しつつ、前記画素群内でドットが形成される画素位置を該画素群毎に決定する工程（Ｃ）と、

前記決定した画素位置にドットを形成する工程（Ｄ）と
を備えることを要旨とする。

- 15 【００２０】

- こうした画像出力装置および画像出力方法においては、画像群の有する性質に対応して選択された一の手法により決定された前記画素群内に形成すべきドットの個数または形成位置を表わす形成用データを、前記選択された手法の違いを示す識別情報と共に、制御データとして受け取り、画素群内で各画素にドットが形
- 20 成される画素の序列を画素群毎に特定し、形成用データと特定した序列とに基づいて、識別情報を参照しつつ、前記画素群内でドットが形成される画素位置を該画素群毎に決定する。従って、画素群が有する性質に応じた手法でドットの形成位置を決定することができる。こうした画素群の有する性質としては、例えば画素群毎にエッジを含むか否かといった性質や、画素群の明度の違いなど、種々の
- 25 性質を考えることができる。

【００２１】

画素群が有する性質がエッジの有無である場合には、エッジを含まない画素群についてはドット個数のデータを受け取っているため、画像処理が施されたデー

タを迅速に受け取って画像を表示することができる。また、エッジを含む画素群については、画素毎にドット形成の有無を示すドットデータを受け取ってドットを形成しているので、画像を高い画質で表示することが可能となる。

【0022】

- 5 かかる画像出力装置においては、画像処理が施されたデータを受け取るに際して、受け取ったドット個数のデータが前記画素群を構成する画素数よりも大きな値のデータである場合には、該データはドット個数ではなく、続くデータが前記ドットデータであることを示すものと解釈しながら、前記画像データを受け取ることとしてもよい。

10 【0023】

- こうすれば、ドット個数のデータをドットデータとともに受け取っているにも関わらず、ドット個数のデータについては、特に識別のためのデータを付加することなく、そのまま受け取ることが可能である。このことから表示しようとする画像が、エッジを含む画素群の比率が低く、従って、ドット個数のデータで出力
15 される比率が高い画像である場合には、データを迅速に受け取ることができ、延いては、迅速に画像を表示することが可能となる。

 【0024】

 更に、上記目的を達成するために、本発明の画像処理装置は、次の構成を採用した。すなわち、

- 20 ドットを形成して画像を出力する画像出力装置が該ドットの形成を制御するために用いる制御データを、該画像を表す画像データに所定の画像処理を施して生成する画像処理装置であって、

 前記画像を構成する複数の画素を、複数個ずつまとめて画素群を生成する画素群生成手段と、

- 25 前記画素群の有する性質を検出する性質検出手段と、

 予め用意された複数の手法のうち、前記画像群の性質に対応して選択された一の手法により、前記画素群内に形成すべきドットの個数または形成位置を表わすデータを、該画素群毎に決定する形成用データ決定手段と、

前記ドットの形成用データを、前記選択された手法の違いを示す識別情報と共に、前記画像出力装置に、前記制御データとして出力する制御データ出力手段とを備えることを要旨とする。

【0025】

5 また、上述した画像処理装置に対応する本発明の画像処理方法は、

ドットを形成して画像を出力する画像出力装置が該ドットの形成を制御するために用いる制御データを、該画像を表す画像データに所定の画像処理を施して生成する画像処理方法であって、

前記画像を構成する複数の画素を、複数個ずつまとめて画素群を生成する工程
10 (a)と、

前記画素群の有する性質を検出する工程 (b)と、

予め用意された複数の手法のうち、前記画像群の性質に対応して選択された一の手法により、前記画素群内に形成すべきドットの個数または形成位置を表わすデータを、該画素群毎に決定する工程 (c)と、

15 前記ドットの形成用データを、前記選択された手法の違いを示す識別情報と共に、前記画像出力装置に、前記制御データとして出力する工程 (d)を備えることを要旨とする。

【0026】

かかる本発明の画像処理装置および画像処理方法においては、画像群の有する
20 性質に対応して選択された一の手法により決定された前記画素群内に形成すべきドットの個数または形成位置を表わす形成用データを、前記選択された手法の違いを示す識別情報と共に、制御データとして画像出力装置に出力することができる。こうした画素群の有する性質としては、例えば画素群毎にエッジを含むか否かといった性質や、画素群の明度の違いなど、種々の性質を考えることができる。

25 【0027】

画素群が有する性質がエッジの有無である場合には、画素群がエッジを含むか否かを判断して、エッジを含まない画素についてはドット個数のデータを出力する。前述したように、画素群内に形成するドット個数のデータは、各画素につい

てのドットデータよりも僅かなデータ量で表すことができる。このため、例え、表現しようとする画像が画素数の多いものであっても、画像出力装置に制御データを迅速に出力することができる。また、エッジを含む画素群については、各画素についてのドットデータを出力することとすれば、画像処理においてドット形成の有無を判断した通りの画素位置にドットを形成することができる。こうした理由により、高い画質を維持しながら迅速に画像を表示させることが可能となる。

【0028】

また、こうした画像処理装置においては、制御データとして、ドット個数のデータとドットデータとを次のような形態で出力することとしても良い。すなわち、ドット個数のデータとドットデータとが画素群の並びに従って配列されているとともに、該ドットデータと該データに先立つデータとの間に、該画素群を構成する画素数より大きな値のデータが挿入された形態で出力することとしてもよい。

【0029】

この様な形態で、制御データを画像出力装置に出力してやれば、ドット個数のデータについては、識別のために何ら特別なデータを付加することなく、そのまま出力することが可能である。従って、出力しようとする画像が、ドット個数のデータで出力される比率が高い画像である場合には、制御データを迅速に出力して、迅速に画像を表示することが可能となるので好ましい。

【0030】

更に本発明は、上述した画像出力制御方法、画像出力方法あるいは画像処理方法を実現するためのプログラムをコンピュータに読み込ませ、コンピュータを用いて実現することも可能である。従って、本発明は次のようなプログラム、あるいは該プログラムを記録した記録媒体としての態様も含んでいる。

【0031】

こうしたプログラム、あるいは記録媒体に記録されているプログラムをコンピュータに読み込ませ、該コンピュータを用いて上述の各種機能を実現すれば、例え画素数の多い画像であっても、迅速に画像を表示させることが可能となる。

図面の簡単な説明

図1は、印刷システムを例にとって発明の概要を示した説明図である。

図2は、本実施例の画像処理装置としてのコンピュータの構成を示す説明図である。

5 図3は、本実施例の画像表示装置としてのプリンタの概略構成図である。

図4は、インク吐出用ヘッドにおけるノズル N_z の配列を示す説明図である。

図5は、第1実施例の画像処理装置で行われる画像印刷処理の流れを示すフローチャートである。

図6(a)、図6(b)は、画像データの解像度変換を変換している様子を示す説明図である。

図7は、第1実施例の個数データ生成処理の流れを示すフローチャートである。

図8は、ディザマトリックスの一部を拡大して例示した説明図である。

図9は、ディザマトリックスを参照しながら画素毎にドット形成の有無を判断する様子を示す説明図である。

図10(a)、図10(b)は、画素群毎にドット個数のデータが求められている様子を概念的に示した説明図である。

図11は、第1実施例の画素位置決定処理の流れを示すフローチャートである。

20 図12(a)ないし図12(d)は、第1実施例の画素位置決定処理中でドット個数のデータに基づいて画素位置を決定する処理の様子を示す説明図である。

図13(a)ないし図13(c)は、第1の変形例の個数データ生成処理中でドット個数を求める様子を示す説明図である。

25 図14(a)ないし図14(c)は、第2の変形例の画素位置決定処理中でドット個数のデータに基づいて画素位置を決定する様子を示す説明図である。

図15は、第2実施例の個数データ生成処理の流れを示すフローチャートである。

図16(a)、図16(b)は、画素群内でのエッジの有無に応じて、画素群内の各画素の階調値を平均階調値で置き換える様子を示した説明図である。

図17(a)ないし図17(c)は、第2実施例においてコンピュータが出力するデータのデータ形式を示す説明図である。

5 図18は、第2実施例においてコンピュータが出力するデータ形式の他の態様を示す説明図である。

図19は、第2実施例の画素位置決定処理の流れを示すフローチャートである。

図20は、第3実施例の画像印刷処理の流れを示すフローチャートである。

10 図21は、第3実施例の中小ドットデータ変換処理中で参照される変換テーブルを概念的示した説明図である。

図22(a)、図22(b)は、第3実施例の個数データ生成処理中で、ドットデータからドット個数のデータを生成する様子を示した説明図である。

15 図23は、第3実施例の個数データ生成処理の流れを示したフローチャートである。

図24は、ディザマトリックスを参照しながら、各種ドットを形成する画素位置を決定する様子を示した説明図である。

図25は、各種ドットの個数のデータをコード化するために参照される変換テーブルを概念的に示した説明図である。

20 図26は、第3実施例の個数データ生成処理中で、画素位置を特定することなくドットの個数を求める様子を概念的に示した説明図である。

図27は、第3実施例の画素位置決定処理の流れを示したフローチャートである。

25 図28は、第3実施例の画素位置決定処理中で、ドット個数のデータから画素位置を決定する様子を示した説明図である。

図29は、第3実施例の画素位置決定処理中で参照される復号化テーブルを概念的に表した説明図である。

図30は、第1の変形例の画像印刷処理中で行われる個数データ生成処理の

流れを示すフローチャートである。

図 3 1 は、画素群内の平均階調値に基づいてドット個数が一義的に決定される様子を例示した説明図である。

図 3 2 は、第 2 の変形例の画像印刷処理中で行われる個数データ生成処理の流れを示すフローチャートである。

図 3 3 は、第 3 の変形例の画像印刷処理中で行われる画素位置決定処理の流れを示すフローチャートである。

図 3 4 は、画素群内の画素の序列が複数通り記憶されている様子を模式的に示した説明図である。

10

発明を実施するための最良の形態

【0032】

本発明の作用・効果をより明確に説明するために、本発明の実施の形態を、次のような順序に従って以下に説明する。

15 A. 実施の形態の概要：

B. 第 1 実施例：

B-1. 装置構成：

B-2. 画像印刷処理の概要：

B-3. 第 1 実施例の個数データ生成処理：

20 B-4. 第 1 実施例の画素位置決定処理：

B-5. 変形例：

C. 第 2 実施例：

C-1. 第 2 実施例の個数データ生成処理：

C-2. 第 2 実施例の画素位置決定処理：

25 D. 第 3 実施例：

D-1. 第 3 実施例の画像印刷処理の概要：

D-2. 第 3 実施例の個数データ生成処理：

D-3. 第 3 実施例の画素位置決定処理：

E. その他の変形例：

【0033】

A. 発明の概要：

実施例についての詳細な説明に入る前に、図1を参照しながら、本発明の実施
5 の形態の概要について説明しておく。図1は、画像出力制御システムとしての印刷システムを例にとり、実施形態の概要を説明するための説明図である。本印刷システムは、画像処理装置としてのコンピュータ10と、画像出力装置としてのプリンタ20等から構成されており、コンピュータ10に所定のプログラムが
10 ロードされて実行されると、コンピュータ10およびプリンタ20などが全体として一体の印刷システムとして機能する。プリンタ20は、印刷媒体上にドットを形成することによって画像を印刷する。コンピュータ10は、印刷しようとする画像の画像データに所定の画像処理を施すことによって、プリンタ20が画素毎にドットの形成を制御するためのデータを生成して、該プリンタ20に供給する。

15 【0034】

ここで、通常の印刷システムでは、コンピュータは画像データを、画像を構成する画素毎にドットの形成有無を表したデータに変換してプリンタに供給し、このデータに基づいてドットを形成することにより、画像を印刷している。ここで、印刷しようとする画像の画素数が多くなると、それに伴って、画素毎にドットの
20 形成有無を表したデータのデータ量も増加するので、コンピュータからプリンタにデータを出力するために長い時間が必要となり、延いては印刷に要する時間も増加してしまう。こうした点を考慮して、図1に示したコンピュータ10には、ドット個数決定モジュールと個数データ生成モジュールとが設けられており、次のような処理を行う。

25 【0035】

ドット個数決定モジュールは、画像を構成する複数の画素が所定の複数個ずつまとめられた画素群について、該画素群内に形成されるドットの個数を、画像データに基づいて決定する。ここで画素群毎の個数データは、画像データを画素群

にまとめた後、画素群毎にドット形成の有無を判断することによって生成することができる。あるいは、初めに画像をドット形成の有無による表現形式に変換した後、画素を所定の複数個ずつまとめて画素群を生成して、各画素群内に形成されるドットの個数を決定しても良い。尚、画素群としてまとめられる複数の画素は、必ずしも、互いに隣接した画素でなくても構わない。また、個数データ生成モジュールは、画素群毎に決定されたドット個数のデータを、プリンタ 20 に向かって出力する。

【0036】

図 1 に示したプリンタ 20 には、序列記憶モジュールと、画素位置決定モジュールと、ドット形成モジュールとが設けられている。序列記憶モジュールには、画素群内で各画素にドットが形成される画素の序列が、複数通り記憶されている。画素位置決定モジュールは、序列記憶モジュールを参照しながら、画素群毎にドットを形成すべき画素位置を次のようにして決定する。先ず、画素群 1 つ分の個数データを受け取ると、序列記憶モジュールに記憶された複数の序列の中から序列を 1 つ選択する。そして選択した序列に従って、画素群を構成する複数の画素の中から、個数データによって指示された個数の画素を、ドットを形成すべき画素として選択する。こうして画素位置決定モジュールは、個数データを受け取ると、画素群毎に序列を選択して、ドットを形成する画素位置を決定していく。ドット形成モジュールは、こうして決定された画素にドットを形成する。その結果、印刷媒体上に画像が形成されることになる。

【0037】

このように、図 1 に示した印刷システムでは、コンピュータ 10 からプリンタ 20 に向かって、ドット形成の有無を表すデータを供給する際に、画素毎のデータではなく、画素群毎に形成されるドットの個数を表すデータを供給する。こうすれば、個々の画素についてのドット形成の有無を供給する場合よりも、供給するデータ量を少なくすることができる。このため、例え、画像に含まれる画素数が増加した場合でも、コンピュータ 10 からプリンタ 20 にデータを迅速に供給することができ、延いては、迅速に画像を印刷することが可能となる。以下では、

こうした印刷システムを例にとりて、各種実施例について詳細に説明する。

【0038】

B. 第1実施例：

B-1. 装置構成：

- 5 図2は、本実施例の画像処理装置としてのコンピュータ100の構成を示す説明図である。コンピュータ100は、CPU102を中心に、ROM104やRAM106などを、バス116で互いに接続して構成された周知のコンピュータである。

【0039】

- 10 コンピュータ100には、フレキシブルディスク124やコンパクトディスク126等のデータを読み込むためのディスクコントローラDDC109や、周辺機器とデータの授受を行うための周辺機器インターフェースPIF108、CRT114を駆動するためのビデオインターフェースVIF112等が接続されている。PIF108には、後述するカラープリンタ200や、ハードディスク1
15 18等が接続されている。また、デジタルカメラ120や、カラーキャナ122等をPIF108に接続すれば、デジタルカメラ120やカラーキャナ122で取り込んだ画像を印刷することも可能である。また、ネットワークインターフェースカードNIC110を装着すれば、コンピュータ100を通信回線300に接続して、通信回線に接続された記憶装置310に記憶されているデータを
20 取得することもできる。

【0040】

- 図3は、本実施例のカラープリンタ200の概略構成を示す説明図である。カラープリンタ200はシアン、マゼンタ、イエロ、ブラックの4色インクのドットを形成可能なインクジェットプリンタである。もちろん、これら4色のインク
25 に加えて、染料濃度の低いシアン（淡シアン）インクと染料濃度の低いマゼンタ（淡マゼンタ）インクとを含めた合計6色のインクドットを形成可能なインクジェットプリンタを用いることもできる。尚、以下では場合によって、シアンインク、マゼンタインク、イエロインク、ブラックインク、淡シアンインク、短マゼ

ンタインクのそれぞれを、Cインク、Mインク、Yインク、Kインク、LCインク、LMインクと略称することがあるものとする。

【0041】

カラプリンタ200は、図示するように、キャリッジ240に搭載された印
5 字ヘッド241を駆動してインクの吐出およびドット形成を行う機構と、このキャリッジ240をキャリッジモータ230によってプラテン236の軸方向に往復動させる機構と、紙送りモータ235によって印刷用紙Pを搬送する機構と、ドットの形成やキャリッジ240の移動および印刷用紙の搬送を制御する制御回路260とから構成されている。

10 【0042】

キャリッジ240には、Kインクを収納するインクカートリッジ242と、Cインク、Mインク、Yインクの各種インクを収納するインクカートリッジ243とが装着されている。キャリッジ240にインクカートリッジ242、243を装着すると、カートリッジ内の各インクは図示しない導入管を通じて、印字ヘッ
15 ド241の下面に設けられた各色毎のインク吐出用ヘッド244ないし247に供給される。

【0043】

図4は、インク吐出用ヘッド244ないし247におけるインクジェットノズルNzの配列を示す説明図である。図示するように、インク吐出用ヘッドの底面
20 には、C、M、Y、Kの各色のインクを吐出する4組のノズル列が形成されており、1組のノズル列あたり48個のノズルNzが、一定のノズルピッチkで配列されている。

【0044】

制御回路260は、CPUや、ROM、RAM等がバスで相互に接続された構成となっている。制御回路260は、キャリッジモータ230および紙送りモータ235の動作を制御することによってキャリッジ240の主走査動作および副走査動作を制御するとともに、コンピュータ100から供給される印刷データに基づいて、各ノズルから適切なタイミングでインク滴を吐出する制御を行う。こ

うして、制御回路260の制御の下、印刷媒体上の適切な位置に各色のインクドットを形成することによって、カラープリンタ200はカラー画像を印刷することができる。

【0045】

- 5 尚、各色のインク吐出ヘッドからインク滴を吐出する方法には、種々の方法を適用することができる。すなわち、ピエゾ素子を用いてインクを吐出する方式や、インク通路に配置したヒータでインク通路内に泡（バブル）を発生させてインク滴を吐出する方法などを用いることができる。また、インクを吐出する代わりに、熱転写などの現象を利用して印刷用紙上にインクドットを形成する方式や、静電
- 10 気を利用して各色のトナー粉を印刷媒体上に付着させる方式のプリンタを使用することも可能である。

【0046】

- 以上のようなハードウェア構成を有するカラープリンタ200は、キャリッジモータ230を駆動することによって、各色のインク吐出用ヘッド244ないし
- 15 247を印刷用紙Pに対して主走査方向に移動させ、また紙送りモータ235を駆動することによって、印刷用紙Pを副走査方向に移動させる。制御回路260は、印刷データに従って、キャリッジ240の主走査および副走査を繰り返しながら、適切なタイミングでノズルを駆動してインク滴を吐出することによって、カラープリンタ200は印刷用紙上にカラー画像を印刷している。

20 【0047】

B-2. 画像印刷処理の概要：

- 図5は、本実施例のコンピュータ100およびプリンタ200が、画像データに所定の画像処理を加えて、印刷媒体上に画像を印刷する処理の流れを示すフローチャートである。かかる画像印刷処理は、後述するように前半部分はコンピュータ100に内蔵されたCPUの機能を利用して、また、処理の後半部分はプリンタ200の制御回路260に内蔵されたCPUの機能を利用して実行される。
- 25 以下、図5に従って、本実施例の画像印刷処理について説明する。

【0048】

コンピュータ 100 は、画像印刷処理を開始すると、先ず初めに、変換すべき画像データの読み込みを開始する（ステップ S 100）。ここでは、画像データは RGB カラー画像データであるものとして説明するが、カラー画像データに限らず、モノクロ画像データについての同様に適用することができる。

5 【0049】

カラー画像データの読み込みに続いて、色変換処理を行う（ステップ S 102）。色変換処理とは、R、G、B の階調値の組み合わせによって表現されている RGB カラー画像データを、印刷のために使用される各色の階調値の組合せによって表現された画像データに変換する処理である。前述したように、プリンタ 20 は
10 C、M、Y、K の 4 色のインクを用いて画像を印刷している。そこで、本実施例の色変換処理では RGB 各色によって表現された画像データを、C、M、Y、K の各色の階調値によって表現されたデータに変換する。色変換処理は、色変換テーブル（LUT）と呼ばれる 3 次元の数表を参照することで行う。LUT には、RGB カラー画像データに対して、色変換によって得られる C、M、Y、K 各色
15 の階調値が予め記憶されているので、この LUT を参照しながら変換すれば、迅速に色変換することが可能である。

 【0050】

色変換処理を終了すると、解像度変換処理を開始する（ステップ S 104）。解像度変換処理とは、画像データの解像度を、プリンタ 200 が印刷を行う解像
20 度（印刷解像度）に変換する処理である。前述したように、印刷画質を向上させるためには、画素の大きさを小さくして、より高い解像度で印刷することが効果的である。しかし、印刷解像度を高くすることに合わせて、必ずしも、元の画像データの解像度も高くする必要があるわけではない。何故なら、ドットを形成して画像を印刷する場合は、個々の画素ではドットを形成するか否かの 2 通りしか
25 取り得ず、例えばドットの大きさなどを変えたとしても、画素あたりに表現可能な階調数は高々数階調に過ぎない。これに対して、読み込む画像データは、仮に 1 バイトのデータとしても、画素あたりに 256 階調を表現することができる。このように、画素あたりに表現可能な階調が大きく異なっているので、印刷解像度

を、読み込む画像データの解像度よりも高解像度に設定することで、印刷画質を向上させることが可能である。このような理由から、図5のステップS104では、画像データの解像度を、より高解像度の印刷解像度に変換する処理を行うのである。尚、より大きな画像を印刷しようとする場合には、解像度を保ったまま画素数を増加させる処理が行われることがある。この様な処理も、1つの画素から同じ画像データを有する複数の画素を生成している点で、上述した解像度変換処理と全く同様である。以下の説明では、画像の解像度を高くする場合について説明するが、解像度を高くする処理を画素数を増加させる処理と読み替えてやれば、大きな画像を印刷する場合にも以下の説明を適用することが可能である。

10 【0051】

図6は、第1実施例において行われる解像度変換の様子を示す説明図である。尚、前述したように色変換によって、C、M、Y、Kの各色毎の画像データが得られるが、以降に説明する処理は、これら各色の画像データのいずれに対しても同様に行われる。そこで、説明の煩雑化を避けるために、以下では色を特定せず

15 に説明する。

 【0052】

図6(a)は、色変換後の画像データの一部を拡大して模式的に表したものである。図示するように、画像データは、格子状に配列された画素の各々に階調値が割り当てられたデータである。図6(a)中に示した複数の矩形は、それぞれ

20 が画素を模式的に表しており、矩形の中に表示された数値は、各画素に割り当てられた階調値を表している。こうした画像データの解像度をより高い解像度に変換するためには、画素間で補間演算を行うことによって新たな画素を生成しても良いが、本実施例では最も簡便な手法として、画素をより小さな画素に分割することで解像度変換を行う。

25 【0053】

図6(b)は、画素を分割することで解像度を変換している様子を示す説明図である。図示した例では、それぞれの画素を、主走査方向(図上で左右方向)に4分割し、副走査方向(図上で上下方向)に2分割することで、1つの画素を8

つの画素に分割している。図6（b）中に示した破線は、画素が分割されていることを表したものである。こうして生成した小さな画素には、分割前の元の画素の階調値と同じ階調値が割り当てられている。以上のような処理を施すことにより、画像データの解像度は、主走査方向には4倍の解像度に、副走査方向には25 5 倍の解像度に変換されることになる。もちろん、解像度の増加割合は必要に応じて種々の割合に設定することが可能である。

【0054】

以上のようにして解像度を印刷解像度に変換したら、コンピュータ100は、個数データ生成処理を開始する（ステップS106）。ここでは、次のような処理を行う。色変換後の画像データは、画素毎に階調値が割り当てられた階調データである。これに対して、プリンタ200は画素位置に適切な密度でドットを形成することによって画像を印刷する。従って、階調データを、画素毎のドット形成の有無によって表現されたデータに変換した後、プリンタ200に転送する必要がある。また、ドット形成の有無を示すデータを、プリンタ200に画素単位15 15 で転送したのでは、画素数が多くなるに従って転送に要する時間が増加してしまうので、画像を迅速に印刷することが困難となる。そこで、本実施例の画像印刷処理では、画素を所定の複数個ずつ画素群としてまとめ、画素群内に形成されるドット個数のデータをプリンタ200に転送している。ここで、画素群内に形成されるドット個数のデータは、予め画像データを、画素毎のドット形成の有無を示すデータに変換した後に、複数の画素を画素群としてまとめることで得ることができる。あるいは、後述するように、初めに複数の画素を画素群にまとめた後、画素群内の各画素に形成されるドットの個数を決定することも可能である。ステップS106の個数データ生成処理では、こうして画素群内で形成されるドット個数のデータを生成して、プリンタ200に転送する処理を行う。個数データ生成25 25 処理の詳細については後述する。

【0055】

プリンタ200の制御回路260に内蔵されたCPUは、コンピュータ100から出力されたドット個数のデータを受け取ると、画素位置決定処理を開始する

(ステップS108)。ここでは、次のような処理を行う。上述したように、コンピュータ100は画素毎にドット形成の有無を示すデータの代わりに、画素群内に形成されるドット個数を示すデータを出力する。そこで、画素位置決定処理では、画素群毎に受け取ったドット個数のデータに基づいて、画素群内でドット
5 が形成される画素位置を決定する処理を行う。画素位置決定処理の詳細については後述する。

【0056】

以上のようにして、ドットを形成すべき画素位置を決定したら、決定した画素位置にドットを形成する処理を行う(ステップS110)。すなわち、図3を用
10 いて説明したように、キャリッジ240の主走査および副走査を繰り返しながらインク吐出用ヘッドを駆動してインク滴を吐出することにより、印刷用紙上にインクのドットを形成する。こうしてドットを形成することにより、画像データに対応した画像が印刷されることになる。

【0057】

15 B-3. 第1実施例の個数データ生成処理:

図7は、第1実施例の個数データ生成処理の流れを示すフローチャートである。以下では、フローチャートを参照しながら、個数データ生成処理の内容について詳細に説明する。

【0058】

20 個数データ生成処理を開始すると、先ず初めに所定の複数個の画素をまとめて画素群を生成する(ステップS200)。ここでは、解像度変換処理において1つの画素を8つの画素に分割していることから、同一の画素を分割して得られた8つの画素を画素群としてまとめることとする。例えば、図6(a)中で左上隅の画素は、図6(b)中では、左上方にある縦2列横4列の8つ画素に分割され
25 ているから、これらの画素をまとめて画素群を生成する。尚、画素群としてまとめる画素は、互いに隣接する画素である必要はなく、所定の位置関係にあればどのような画素でも画素群としてまとめることができる。

【0059】

また、このように同一の画素から分割された画素を画素群としてまとめる場合は、図5の解像度変換処理（図6参照）を省略することも可能である。この場合は、以下の説明中で、「画素群」とある部分を、「解像度変換を行う前の画素」と読み替えることにより、ほぼ同様な処理を行うことができる。

5 【0060】

次いで、画素群としてまとめた画素の中から、ドット形成の有無を判断するための着目する画素（着目画素）を1つ設定する（ステップS202）。そして、着目画素に割り当てられた階調値とディザマトリックスの閾値とを比較することにより、着目画素についてのドット形成の有無を判断する（ステップS204）。

- 10 ディザマトリックスとは、複数の閾値が格子状に記憶された2次元の数表である。ディザマトリックスを用いてドット形成の有無を判断する処理について、図8および図9を参照しながら説明する。図8は、ディザマトリックスの一部を例示した説明図である。図示したマトリックスには、縦横それぞれ64画素、合計4096個の画素に、階調値0～255の範囲から万遍なく選択された閾値がランダムに記憶されている。ここで、閾値の階調値が0～255の範囲から選択されて
- 15 いるのは、本実施例では画像データが1バイトデータであり、画素に割り当てられる階調値が0～255の値を取り得ることに対応するものである。尚、ディザマトリックスの大きさは、図8に例示したように縦横64画素分に限られるものではなく、縦と横の画素数が異なるものも含めて種々の大きさとする事ができ
- 20 る。

 【0061】

- 図9は、ディザマトリックスを参照しながら、着目画素についてのドット形成の有無を判断している様子を概念的に示した説明図である。ドット形成有無の判断に際しては、先ず、着目画素の階調値とディザマトリックス中の対応する位置
- 25 に記憶されている閾値と比較する。図中に示した細い破線の矢印は、着目画素の階調値を、ディザマトリックス中の対応する位置に記憶されている閾値と比較していることを模式的に表したものである。そして、ディザマトリックスの閾値よりも着目画素の階調値の方が大きい場合には、その画素にはドットを形成すると

判断する。逆に、ディザマトリックスの閾値の方が大きい場合には、その画素にはドットを形成しないと判断する。再び図9に即して説明すると、画像データの左上隅の画素については、画像データの階調値は97であり、ディザマトリックスの閾値は1であるから、この画素にはドットを形成すると判断する。図9中に
5 実線で示した矢印は、この画素にはドットを形成すると判断して、判断結果をメモリに書き込んでいる様子を模式的に表したものである。一方、この画素の右隣の画素については、画像データの階調値は97、ディザマトリックスの閾値は177であり、閾値の方が大きいので、この画素についてはドットは形成しないと判断する。図7のステップS204では、こうしてディザマトリックスを参照し
10 ながら、着目画素にドットを形成するか否かを判断する処理を行う。

【0062】

次いで、画素群内の全ての画素について以上のような処理を行ったか否かを判断し（ステップS206）、画素群中に未処理の画素が残っている場合は（ステップS206：no）、ステップS202に戻って続く一連の処理を行う。こう
15 して画素群内の全ての画素について、ドット形成有無の判断を終了したら（ステップS206：yes）、画素群内に形成するドットの個数を検出し、画素群に対応付けられた状態でメモリに記憶する（ステップS208）。図9に示した例では、画像の左上隅の画素群については、3つの画素にドットを形成すると判断されているから、この画素群についてはドット個数が「3」である旨を記憶する。

20 【0063】

以上のようにして、1つの画素群についての処理を終了したら、全画素について処理を終了したか否かを判断し（ステップS210）、未処理の画素が残っていれば、ステップS200に戻って新たな画素群を生成した後、続く一連の処理を行って、その画素群に形成されるドットの個数を記憶する（ステップS208）。
25 こうした処理を繰り返して行くことにより、画像中の全ての画素についての処理を終了したら（ステップS210：yes）、画素群毎に記憶しておいたドット個数をプリンタ200に向かって出力して（ステップS212）、図7に示した個数データ生成処理を終了する。

【0064】

図10(a)は、画像データに上述した個数データ生成処理を施すことによって得られるデータを、概念的に表した説明図である。図中に示した複数の矩形は、それぞれ画素群を表しており、画素群内に表示された数値は、該画素群に形成されるドットの個数が記憶されている様子を表している。本実施例では、コンピュータ100は、色変換後の画像データを図10(a)に示すようなデータに変換した後、画素群毎に記憶された個数のデータのみをプリンタ200に向かって出力する。このように個数のデータのみを出力すれば、画素毎にドットの形成有無を示すデータを出力する場合よりも、データ量が減少するので迅速に出力することが可能となる。この点につき、補足して説明する。

【0065】

図10(b)は、画素群内の各画素について、ドット形成の有無を判断した様子を示す説明図である。図10(b)中に示した細い破線は、画素群が複数の画素から構成されていることを示しており、画素に付された斜線は、その画素にはドットを形成すると判断されていることを示している。

【0066】

今、コンピュータ100からプリンタ200に対して、図10(b)に示した状態のデータ、すなわち画素毎にドット形成の有無を示すデータを出力するものとする。ドットの種類は1種類であるとすれば、各画素はドットが形成されるかされないかの、いずれかの状態しか取り得ないから、1画素あたりのデータ量は1ビットで足りる。画素群は8つの画素で構成されているから、プリンタ200に出力すべきデータ量は、画素群あたり8ビットとなる。

【0067】

これに対して、本実施例のように画素群に形成されるドットの個数を出力する場合は、1つの画素群内に形成されるドットの個数は0~8の値しか取り得ないから、画素群あたり4ビットあればドット個数を表現することができる。すなわち、画素毎にドット形成の有無を示すデータを出力する場合に比べて、データ量を半減させることができる。このため、画素群毎のドット個数を出力することに

よって、プリンタ 200 に迅速にデータを出力することが可能となるのである。
こうしてコンピュータ 100 から転送されたドット個数のデータは、プリンタ 200 側で次に説明する画素位置決定処理が施されて、画素毎にドットの形成有無を示すデータに変換される。以下、画素位置決定処理について説明する。

5 【0068】

B-4. 第 1 実施例の画素位置決定処理：

図 11 は、第 1 実施例の画像印刷処理中で行われる画素位置決定処理の流れを示すフローチャートである。かかる処理は、プリンタ 200 の制御回路 260 に内蔵された CPU が、コンピュータ 100 から転送されてきた画素群毎のドット
10 個数を示すデータを受け取って実行する。また、図 12 は、画素群毎のドット個数
を示すデータが、画素位置決定処理を施されることによって、画素毎のドット
形成の有無を示すデータに変換される様子を概念的に示した説明図である。以下、
図 11 および図 12 を参照しながら、画素位置決定処理の内容について説明する。

 【0069】

15 画素位置決定処理を開始すると、まず初めに、処理の対象とする画素群を 1 つ
選択し（図 11 のステップ S300）、その画素群に形成されるドット個数を取得する（ステップ S302）。図 12（a）には、コンピュータ 100 から画素
群毎に転送されてきたドット個数
を示すデータが概念的に示されている。画素位置を決定する画素群として、ここでは、図中で左上隅にある画素群を選択したものとする。図 11 のステップ S302 では、選択した画素群に形成されるドット
20 個数として「3」を取得する。

 【0070】

次いで、画素群内の各画素にドットが形成される序列を参照することにより、ドットを形成する画素を決定する処理を行う（ステップ S304）。ここでは、
25 ディザマトリックスを、ドットが形成される序列として読み替えて利用する。図 8 を用いて説明したように、ディザマトリックスの各画素には閾値が設定されている。また、ある画素にドット形成の有無を判断する際には、画像データの階調値とディザマトリックスの閾値とを比較して、階調値の方が大きければ、その画

素にはドットを形成すると判断する。すなわち、ディザマトリックスの閾値が小さい画素ほどドットが形成され易くなることから、ディザマトリックスはドットが形成される画素の序列を表していると考えることができる。本実施例では、ディザマトリックスの有するこうした性質に着目して、画素群内の各画素の序列としてディザマトリックスを利用するのである。

【0071】

再び図12を参照しながら、詳しく説明する。ここでは、対象とする画素群が図12(a)中の左上隅の画素群であるとしているから、ディザマトリックス上で、この画素群の各画素に対応する位置に記憶されている閾値を取得する。図12(b)は、図8に示したディザマトリックスから、対応する画素位置の閾値が読み出された様子を模式的に示したものである。こうして読み出した閾値が小さい画素から順番に、ドットが形成されることになる。図12(a)に示すように、処理中の画素群には形成されるドット個数は3個だから、各画素にドットが形成される序列に基づいて、図12(c)に示すように画素位置を決定することができる。すなわち、図12(c)中で実線で囲って示した最も閾値の小さい画素と、破線で囲った2番目に閾値の小さい画素と、一点鎖線で囲った3番目に閾値の小さい画素の3つの画素を、ドットが形成される画素として決定することができる。

【0072】

以上のような操作を行うことにより、処理対象として選択した画素群について画素位置を決定したら、全ての画素群についての処理を終了したか否かを判断する(図11のステップS306)。未処理の画素群が残っていれば(ステップS306: no)、ステップS300に戻って新たな画素群を選択し、続く一連の処理を行う。こうした処理を繰り返すことにより、図12(a)に例示の画素群毎にドット個数を示すデータは、図12(d)に示すような、画素毎にドット形成の有無を表すデータに変換されていく。尚、図12(d)中で斜線が付された画素は、ドットが形成される画素を示している。そして、全ての画素群についての処理が終了したら(ステップS306: yes)、図11に示した画素位置決定処理を終了して、図5の画像印刷処理に復帰する。

【0073】

以上、第1実施例の画像印刷処理および、かかる処理中で行われる個数データ生成処理、画素位置決定処理について詳しく説明した。このように第1実施例の画像印刷処理では、画像処理が施されたデータをコンピュータ100からプリンタ200に向かって転送するに際して、画素毎にドット形成の有無を示すデータの代わりに、画素群に形成されるドット個数を示すデータを転送する。こうすれば、データの転送量を大幅に減少させることができるので、例えば画像に含まれる画素数が増加したとしても、データの転送を速やかに完了して、迅速に画像を印刷することが可能となる。

10 【0074】

また、上述したように、コンピュータ100側の個数データ生成処理で参照するディザマトリックスを、プリンタ200側の画素位置決定処理で参照するディザマトリックスと同じマトリックスにしておけば、コンピュータ100からプリンタ200にドット個数の情報のみに圧縮して転送した場合でも、画素位置を完全15 完全に復元することができる。実際、図10(b)と図12(d)とを比較すれば明らかなように、コンピュータ100側で画素毎にドット形成有無を判断して得られた画素位置は、プリンタ200側で決定した画素位置と一致しており、画素位置が完全に復元されていることを示している。このため、コンピュータ100からドット個数のデータを迅速に転送しながら、プリンタ200側でドットを形成20 する画素位置を適切に決定することにより、高画質な画像を迅速に印刷することが可能となる。

【0075】

B-5. 変形例:

上述した第1実施例には種々の変形例が存在する。以下、これら変形例について25 簡単に説明する。

【0076】

(1) 第1の変形例:

図7ないし図10を用いて説明したように、第1実施例の個数データ生成処理

では、画像データを、画素毎にドット形成有無を表すデータに一旦変換し、得られたデータを、画素群毎のドット個数を示すデータに変換してプリンタ 200 に転送している。すなわち、コンピュータ 100 内では、画素位置を特定した状態でドット形成の有無を判断しているものの、プリンタ 200 に転送する段階では、

5 画素位置に関する情報は省略されてしまい、画素群毎のドット個数の情報のみが転送される。こうした点に鑑みて、第 1 の変形例では、個数データ生成処理において画素位置を特定することなく、画素群内に形成されるドット個数のみを生成する。

【0077】

10 図 13 は、第 1 の変形例において行われる個数データ生成処理の概要を示した説明図である。図 13 (a) は、第 1 の変形例の個数データ生成処理において参照される簡易ディザマトリックスを例示した説明図である。第 1 実施例において参照したような通常に用いられるディザマトリックスでは、画素毎に閾値が設定されている (図 8 を参照)。これに対して、第 1 の変形例で参照する簡易ディザ

15 マトリックスでは、閾値が画素毎に対応付けられておらず、画素群毎にひとまとまりの状態、換言すれば、複数の閾値が 1 組にまとめられて画素群毎に対応付けられた状態で記憶されている。また、各画素群に記憶されている閾値の個数は、画素群を構成する画素の数と同数となる。図 13 (a) に示した例では、簡易ディザマトリックスの左上隅の画素群には、{255, 212, 177, 17

20 0, 109, 58, 42, 1} の 8 つの値からなる閾値の組が対応付けられて記憶されている様子が概念的に示されている。同様に、その右隣の画素群には、{242, 223, 186, 161, 79, 70, 48, 5} の 8 つの値で構成される閾値の組が記憶されている。

【0078】

25 第 1 の変形例における個数データ生成処理では、画素群の画像データを、こうした閾値の組と比較することによって、画素位置を特定することなく、画素群内に形成すべきドット個数を決定する。ここで説明の便宜から、処理しようとする画像データが、第 1 実施例の説明中で用いたものと同じ画像データであったとす

る（図6参照）。画像データの左上隅の画素群について見ると、画素群内の全ての画素は階調値97となっている。一方、簡易ディザマトリックス上で対応する位置の画素群には、8つの閾値{255, 212, 177, 170, 109, 58, 42, 1}が記憶されている。これら8つの閾値の中で、画素群の階調値97よりも小さな値は{58, 42, 1}の3つあるから、この画素群には3つのドットが形成されると判断する。図13(b)中で閾値の一部が破線で囲われているのは、これら閾値が画素群の階調値よりも小さいことを表したものである。このように、画素群毎に閾値の組を記憶しておき、画素群の階調値と比較してやれば、画素群内での画素位置を特定することなくドット個数を決定することができる。以上の操作を全ての画素群について行えば、図13(c)に示すように、画素群毎にドット個数を決定することができる。

【0079】

また、第1の変形例中で参照した簡易ディザマトリックスは、第1実施例の説明で用いた通常のディザマトリックスに対応したマトリックスとなっている。すなわち、図13の簡易ディザマトリックス中で画素群毎に記憶されている閾値の組は、図8のディザマトリックスの各画素に記憶されている閾値を、画素群毎にまとめて組にしたものとなっている。このように、簡易ディザマトリックスを通常のディザマトリックスに対応したものとしておけば、簡易ディザマトリックスを使用して画素位置を特定せずにドット個数を決定した場合でも、通常のディザマトリックスを用いて画素位置を特定しながら決定したドット個数とを全く同じ結果を得ることができる。実際、同じ画像データに対して、通常のディザマトリックスを用いて得られたドット個数のデータ（図10(a)参照）と、簡易ディザマトリックスを用いて得られたデータ（図13(c)参照）とは完全に一致したものである。

【0080】

上述したように第1の変形例では、画素毎に記憶されている閾値の組と、画像データの階調値とを比較するだけで画素群に形成すべきドット個数を求めることができる。すなわち、閾値と画像データの階調値とを画素群内の画素毎に比較す

る必要がないので、画素群毎にドット個数を示すデータを迅速に得ることが可能となる。

【0081】

- また、第1の変形例では、画像データの階調値よりも小さな閾値の個数のみを
- 5 求めればよいから、それぞれの組内で閾値を大きさの順に並べて記憶しておけば、処理速度の更なる高速化を図ることができる。再び図13の例示を参照しながら説明すると、左上隅の画素群は、画像データの階調値97であり、閾値の組は{255, 212, 177, 170, 109, 58, 42, 1}と大きさの順に記憶されている。画像データの階調値は0~255の値を取り得るから、階調値97
- 10 は比較的小さな値と言える。そこで、この階調値を小さい閾値から順に大きさを比較していく。すなわち、初めは一番小さな閾値「1」と比較する。当然、階調値「97」の方が大きいので、今度は、隣に記憶されている1つ大きな閾値「42」と比較する。ここでも階調値「97」の方が大きいから、その隣の閾値「58」と比較する。こうして、階調値を小さい側の閾値から順番に比較していく。
- 15 そして、閾値「109」と比較する段階で、初めて階調値「97」の方が小さいと判断される。組内の閾値は大きさの順に記憶されていることから、一旦、階調値の方が小さいと判断されたら、それ以降の閾値についても階調値の方が小さいことは明らかであり、もはや一々比較する必要はない。従って、各画素群には8つの閾値が記憶されているにも関わらず、この画素群については4つの閾値と比
- 20 較するだけでドット個数を決定することが可能となる。具体的には、予め所定の閾値（例えば100）を定めておき、画像データの階調値がこの閾値よりも小さければ、小さな閾値から比較していけばよい。

【0082】

- もちろん、画像データの階調値が比較的大きな値である場合は、大きい側の閾
- 25 値から比較していけばよい。例えば、上述の説明で仮に階調値が「200」であるとすれば、最も大きな閾値「255」から初めて、その隣の閾値「212」、更にその隣の閾値「177」の3つの閾値と比較するだけで、その画素群に形成すべきドット個数を決定することができる。具体的には、予め所定の閾値（例え

ば155)を定めておき、画像データの階調値がこの閾値よりも大きければ、大きな閾値から比較していけばよい。

【0083】

あるいは、画像データの階調値と比較する閾値を、直前に処理した画素群での
5 処理結果に基づいて選択することとしても良い。再び図13の例示を参照しながら説明する。左上隅の画素群については、画像データの階調値より小さな閾値は3つ(すなわち、ドット個数は3個)である。そこで、該画素群の右隣の画素群については、先ず初めに、閾値の組の中で3番目に小さな閾値と画像データの階調値とを比較する。すなわち右隣の画素群に設定された8つの閾値{242, 2
10 23, 186, 161, 79, 70, 48, 5}の中で3番目に小さな閾値「70」であるから、先ず初めにこの閾値と画像データの階調値「102」とを比較するのである。この場合は、画像データの階調値の方が閾値よりも大きいので、次は4番目に小さな閾値「79」、更にその次は5番目に小さな閾値「161」と比較する。5番目に小さな閾値「161」は画像データの階調値「102」より
15 りも大きくなるので、この画素群についてはドット個数は4個であると決定することができる。結果として、画像データの階調値と閾値とを3回比較するだけでドット個数が決定できたことになる。尚、ここでは、先に処理した画素群のドット個数と同じ順番の3番目の閾値から比較を始めたが、必ずしも同じ順番である必要はなく、例えば、1つ大きな4番目の閾値から比較を開始したり、あるいは
20 1つ小さな2番目の閾値から比較を開始することとしても良い。

【0084】

一般に、画像データの階調値は通常、緩やかに変化することが多いので、隣接する画素群間では、画素群内に形成されるドット個数も大きくは変わらないことが多い。従って、上述したように、画像データの階調値と比較する閾値を、先に
25 処理した画素群のドット個数に基づいて選択してやれば、少ない比較回数でドット個数を決定することが可能となる。

【0085】

以上に説明したように、画素群に対応付けられた閾値を大きさの順に記憶してお

けば、画素群内に形成すべきドット個数を迅速に決定することが可能となるのである。

【0086】

(2) 第2の変形例：

- 5 前述した第1実施例の画素位置決定処理では、画素群毎のドット個数を示すデータを受け取ると、ディザマトリックスを参照しながら、それぞれの画素群内でドットが形成される画素位置を決定している（図12参照）。しかし、ドット個数からドットが形成される画素位置を決定するためには、必ずしも画素毎の閾値まで分かっている必要はなく、画素群内の各画素についてのドットが形成される
- 10 画素の序列が分かっているだけでよい。こうした点に鑑みて、第2の変形例では、画素位置決定処理においてディザマトリックスの代わりに、画素の序列を記憶したマトリックス（以下では、こうしたマトリックスを序列マトリックスと呼ぶ）を参照しながら画素位置を決定する。

【0087】

- 15 図14は、第2の変形例の画素位置決定処理において、序列マトリックスを参照しながら画素位置を決定する様子を概念的に示した説明図である。図14(a)は、序列マトリックスを概念的に示した説明図である。図中で太い実線で囲われた矩形は画素群を表しており、各画素群は細い破線で示されているように、8つの画素に区分されている。また、各画素の中に表示されている数字は、画素群内でドットが形成される序列（換言すれば、ドットが形成される順番）を示している。
- 20

【0088】

- こうした序列マトリックスを用いれば、ドット個数に基づいて画素位置を簡便に決定することができる。ここでは、ドット個数のデータが図12(a)に示したデータである場合を例にとり、具体的に説明する。尚、このデータは、前述
- 25 の第1実施例の画素位置決定処理についての説明で用いたものと同じデータである。図12(a)に示したデータによれば、左上隅の画素群に形成されるドット個数は「3」となっている。そこで、図14(a)に示した序列マトリックスの

左上隅の画素群の中から、序列が1番～3番の3つの画素を選択して画素位置を決定する。図14(b)は、こうして3つの画素を選択して画素位置を決定している様子を模式的に示した説明図であり、画素中の数字を囲む実線は、その画素が選択されたことを表している。以上のような操作を全ての画素群に対して繰り返していけば、図14(c)に示すように、ドットを形成する画素位置を全て決定することができる。尚、図14(c)中で斜線が付された画素は、ドットが形成されることを表している。

【0089】

このように、画素群内で各画素にドットが形成される序列に基づいて画素位置を決定することとすれば、序列の数字がドット個数以下の画素を選択するだけで画素位置を決定することができる。すなわち、選択した画素の個数を計数しながら、ドット個数に示された数の画素を選択する必要がないので、画素位置を簡便に決定することが可能となる。

【0090】

また、序列マトリックスに記憶されている数値は、高々、1つの画素群に含まれる画素の数までしか取り得ず、ディザマトリックスに記憶される閾値よりも小さな数値である。従って、序列マトリックスはディザマトリックスよりも僅かな容量で記憶することができる。画素位置決定処理が行われるプリンタは、十分な記憶容量が搭載されていないことがあるので、序列マトリックスを用いて画素位置を決定すれば、プリンタの記憶容量を節約することができるという利点も得ることができる。

【0091】

尚、図14(a)に示した序列マトリックスは、個数データ生成処理中で画素毎にドット形成の有無を判断するために参照したディザマトリックスと対応したマトリックスとなっている。すなわち、第1実施例の画素位置決定処理についての説明の中で、ディザマトリックスに設定されている閾値は、ドットが形成される序列を表していると考えることができる旨を説明したが、図14(a)の序列マトリックスに設定されている序列は、画素群内の各画素についてディザマトリ

ックスによって決まる序列と、同じ序列となっている。このように、序列マトリックスを、個数データ生成処理で参照したディザマトリックスに対応したマトリックスとしておけば、序列マトリックスを用いた場合でも、画素位置を適切に決定することができる。実際、図14(c)と図10(b)とを比較すれば明らかに、序列マトリックスを参照して決定した画素位置は、画素毎にドット形成の有無を判断して求めた画素位置と一致しており、画素位置が適切に決定されていることが分かる。

【0092】

また、前述した簡易ディザマトリックス(図13参照)は図8のディザマトリックスを元にして生成され、図14に示した序列マトリックスは図8のディザマトリックスと対応するマトリックスとなっている。このように、同じディザマトリックスを介して、互いに対応付けられた簡易ディザマトリックスおよび序列マトリックスを使用すれば、画素位置を適切に決定することができる。もっとも、これらマトリックスが互いに対応付けられていない場合でも、マトリックスの大きさを揃えておくことが望ましい。ここで、2つのマトリックスの大きさが等しいとは、マトリックス間で行方向および列方向の画素数が等しいことを言う。

【0093】

マトリックスよりも大きな画像を処理する場合は、1つのマトリックスを画像上での位置をずらしながら繰り返し使用することになる。簡易ディザマトリックスおよび序列マトリックスの大きさが違っていると、位置をずらすたびに互いの位置関係が異なってしまうので、処理が不安定となり、結果として画質が悪化するおそれがある。従って、簡易ディザマトリックスおよび序列マトリックスを、同じ大きさのマトリックスとしておけば、互いの位置関係を常に一定に保つことができる。この結果、安定した処理を行うことができ、良好な画質を維持することができるという利点が得られる。

【0094】

C. 第2実施例：

以上に説明した第1実施例では、1つの画素の複数の画素に分割し、同じ画素

から分割された画素同士を画素群としてまとめる場合について説明した。1つの画素を複数の画素に分割することは、例えば、入力された画像データよりも高い解像度で画像を印刷しようとする場合などに起こり得る。こうした第1実施例においては、画素群としてまとめられた各画素は同じ階調値を有している。しかし、

5 本発明は、画素群内の各画素が異なる階調値を有する場合にも適用することができる。例えば、印刷解像度が入力された画像データの解像度と同じ解像度に設定されていて、1つの画素群中に画像データの複数の画素が含まれている場合には、画素群内の各画素で階調値が異なる場合が生じ得る。また、画像データよりも高い解像度で画像を印刷するために新たな画素を生成する場合でも、新たに生成した

10 画素の階調値を補間演算によって決定した場合には、画素群内の各画素で階調値は異なった値となる。更には、印刷解像度が画像データの解像度よりも少しだけ高いような場合は、例え1つの画素を分割して複数の新たな画素を生成したとしても、1つの画素群に異なる画素から生成された画素が含まれることが考えられる。こうした場合にも、画素群内の各画素が同じ階調値を有しているとは限ら

15 ない。以下では、第2実施例として、この様な場合に本発明を適用した実施例について説明する。

【0095】

C-1. 第2実施例の個数データ生成処理：

図15は、第2実施例の個数データ生成処理の流れを示すフローチャートである。かかる処理も前述した第1実施例の個数データ生成処理と同様に、図5に示した画像印刷処理中でコンピュータ100のCPUによって実行される処理である。

20

【0096】

第2実施例の個数データ生成処理においても、先ず初めに所定の複数の画素をまとめて画素群を生成する（ステップS400）。ここでは、第1実施例にならって、縦2列横4列の8つの画素をまとめて画素群を生成するものとする。もちろん、画素群としてのまとめ方は、こうしたまとめ方に限定されるものではなく、種々の方法でまとめることができる。

25

【0097】

次いで、画素群内にエッジが含まれているか否かを判断する（ステップS402）。本実施例では、画素群に含まれる複数の画素の中で、最も大きな階調値と最も小さな階調値との階調差が所定値以上の場合に、その画素群にはエッジが含まれているものと判断する。もちろん、エッジの検出方法は、こうした方法に限らず種々の方法を適用することが可能である。

【0098】

そして、画素群にエッジが含まれていないと判断された場合は（ステップS402：no）、画素群の平均階調値を算出して各画素の階調値を平均階調値で置き換えてやる（ステップS404）。この結果、画素群内の各画素は同じ階調値となるので、前述した第1実施例と同様の方法を用いて、画素群内に形成されるドット個数を決定することができる。

【0099】

図16は、画素群内でのエッジの有無を判断して、エッジがないと判断した場合には、画素群内の各画素の階調値を平均階調値で置き換える様子を示した説明図である。図16（a）には、画素群内の各画素の階調値を示している。図上で左上隅にある画素群については、最大階調値および最小階調値はそれぞれ階調値100と階調値97であり、その階調差は3と、比較的小さな値となっている。これに対して、その画素群の右下にある画素群については、最大階調値は階調値132、最小階調値は階調値99と、階調差は33もある。そこで適当な閾値（例えば階調値20）を設定しておき、画素群内の階調差が閾値より大きければエッジが含まれていると判断する。逆に、画素群内の階調差が閾値より小さい場合はエッジは含まれていないと判断し、画素群内で平均階調値を算出して、全ての画素の階調値を平均階調値で置き換えてやる。

25 【0100】

図16（b）は、こうして画素群にエッジが含まれていないと判断された場合に、画素群内の各画素の階調値が平均階調値で置き換えられた様子を表している。図示した例では、左上隅の画素群および、その右隣あるいは下の画素群について

はいずれも階調差が小さく、従って、画素群内の全ての画素が、それぞれ平均階調値 99、103、94 で置き換えられている。こうして画素の階調値が平均階調値で置き換えられた画素群については、画素群内の各画素は全て同じ階調値となっているので、前述した第 1 実施例と同様にして画素群に形成すべきドット個数を決定することができる（図 15 のステップ S 406）。これに対して、右下の画素群については階調差が 33 と大きく、エッジが含まれていると考えられるので、こうした階調値の置き換えは行わない。こうした画素群については、画素の階調値とディザマトリックスの閾値とを比較しながら画素毎にドット形成の有無を判断して（図 9 参照）、各画素についての判断結果を記憶しておく（図 15 のステップ S 408）。

【0101】

以上のようにして、1つの画素群についての処理を終了したら、画像データ中の全ての画素について処理を終了したか否かを判断する（ステップ S 410）。そして未処理の画素が残っていれば（ステップ S 410：no）、ステップ S 400 に戻って新たな画素群を生成し、続く一連の処理を繰り返す。こうして全ての画素を画素群としてまとめて上述の処理を終了したら（ステップ S 410：yes）、エッジを含まない画素群についてはステップ S 406 で記憶しておいたドット個数を、またエッジを含む画素群についてはステップ S 408 で記憶しておいた画素毎にドット形成の有無を示すデータ（ドットデータ）を、プリンタ 200 に向かって出力する（ステップ S 412）。この結果、画素群のドット個数のデータと、画素群内の各画素についてのドットデータとが、混在した状態でプリンタ 200 に出力されることになる。第 2 実施例の個数データ生成処理では、ドット個数のデータと、各画素についてのドットデータとを区別しながら出力するために、これらデータを次のような形態で出力する。

25 【0102】

図 17 は、第 2 実施例においてコンピュータ 100 がプリンタ 200 に向かって出力するデータの形式を示した説明図である。画素群に形成するドット個数を出力する場合は、図 17（a）に示すように、画素群あたり 4 ビットのデータと

- して出力する。ここでは、1つの画素群は8個の画素で構成されるものとしているから、ドット個数は0～8の値しか取り得ず、4ビットあればドット個数を表現することができる。一方、ドット個数ではなく、各画素についてのドット形成の有無を示すドットデータを出力する場合は、図17(b)に示すような形式で
- 5 データを出力する。すなわち、初めの4ビットに9～15のいずれかの値を設定し(図17(b)の例示では「9」が設定されている)、続く8ビット分のデータに、画素毎のドット形成の有無を設定する。ドット個数は0～8の値しか取り得ないから、先頭の4ビットのデータが9以上の値となっている場合は、続く8ビット分のデータはドット個数ではなく画素毎のドット形成の有無を表している
- 10 と解釈すればよい。そして、それぞれのビットを、例えば図17(c)に示すような順番で各画素に対応付けておけば、画素群内でのドット形成の有無を示すデータを出力することができる。このような図17に示した形式でデータを出力する場合、エッジを含まない画素群については4ビットのデータとしてプリンタ200に転送され、エッジを含む画素群については12ビットのドットデータとして
- 15 転送されることになる。

【0103】

- もちろん、ドット個数のデータと画素毎のドットデータとを混在させて出力する方法は、こうした方法に限定されるものではなく、例えば識別用のビットを付加してもよい。例えば、図18(a)に示すように、識別用のビットが「0」の
- 20 場合は、続く4ビットのデータがドット個数を表しているものと判断する。また、図18(b)に示すように、識別用のビットが「1」の場合は、続く8ビットのデータが、ドットデータを表しているものと判断しても良い。このようにしてデータを出力した場合は、エッジを含まない画素群については5ビットのデータとしてプリンタ200に転送され、エッジを含む画素群については9ビットのデータとして転送されることになる。尚、図18では、識別用のビットは、ドット個数のデータ、あるいはドット形成の有無を示すドットデータの先頭に付加されて転送されるものとして説明した。しかし、これに限らず、ドット個数のデータやドットデータとは別に、識別用のビットだけを転送することとしても良い。
- 25

【0104】

図17の転送方法と図18の転送方法とについてデータの転送量を比較すれば明らかなように、エッジを含まない画素群については、図17の方法による方が、図18に示した方法よりもデータ転送量が少なくなる。しかし、エッジを含む画素群については、逆に、図18の方法による方がデータ転送量が少なくなる。このことから、画素群中にエッジの含まれる割合が高い場合は、識別用のビットを用いた図18の方法を用いてデータを転送し、逆に、エッジの含まれる割合が低い場合は、図17に示した方法を用いてデータを転送すればよい。通常は、画素群にエッジが含まれる割合はそれほど高くないので、図17の方法を用いた方が迅速にデータを転送することができる。

【0105】

図15のステップS412では、以上に説明したようにして、画素群のドット個数のデータと、画素毎のドット形成の有無を示すドットデータとを混在させた状態でプリンタ200に出力する。こうして、全ての画素群についてのデータを出力したら、図15に示した第2実施例の個数データ生成処理を終了して、画像印刷処理に復帰する。

【0106】

C-2. 第2実施例の画素位置決定処理：

上述したように、第2実施例においては、ドット個数のデータと画素毎のドット形成の有無を示すデータとが、コンピュータ100から同時に送られてくるので、プリンタ200では次のようにしてドットを形成する画素位置を決定する。尚、以下の説明では、データは図17に示した方法で転送されるものとする。

【0107】

図19は、第2実施例において、ドットを形成する画素位置を決定する処理の流れを示すフローチャートである。処理を開始すると、先ず初めに4ビット分のデータを読み込む（ステップS500）。そして、読み込んだデータが9以上か否かを判断する（ステップS502）。前述したように、ここでは画素群に含まれる画素数は8個であり、ドット個数は0～8の値しか取り得ない。このことから

ら、読み込んだ値が9以上の値であれば、そのデータはドット個数を表しているのではなく、続くデータがドットデータであることを表していると考えることができる。逆に、読み込んだ値が0～8の値であれば、そのデータは、画素群に形成されるドット個数を表すデータと考えることができる。

5 【0108】

そこで、読み込んだデータが9以上か否かを判断し、9以上でない場合は（ステップS502：no）、読み込んだデータをドット個数のデータと解釈し、前述した第1実施例と同様にして、画素群内でドットを形成する画素位置を決定する（ステップS504）。一方、読み込んだデータが9以上である場合は（ステップS502：yes）、
10 続く8ビットのデータを読み込んで、このデータが画素毎にドット形成の有無を表すものと解釈することにより、ドットを形成する画素位置を決定する（ステップS506）。

 【0109】

以上のようにして、画素群1つについて、ドットを形成する画素位置を決定したら、全ての画素群についての処理を終了したか否かを判断する（ステップS508）。そして、未処理の画素群が残っていればステップS500に戻って続く一連の処理を行う。こうして、全ての画素群について画素位置を決定するまで上述した処理を繰り返し、全ての画素群についての処理が終了したら、図19に示した第2実施例の画素位置決定処理を抜けて、画像印刷処理に復帰する。
15

20 【0110】

以上、図15ないし図18に示した個数データ生成処理および図19に示した画素位置決定処理を行う第2実施例の画像印刷処理によれば、画素群内で各画素の階調値が同じ値とならない場合でも、エッジを含まない画素群についてはドット個数を示すデータを転送することができるので、プリンタ200に迅速にデータ
25 を転送して画像を迅速に印刷することが可能となる。

 【0111】

また、第2実施例の画像印刷処理では、エッジを含む画素群については画素毎にドット形成の有無を示すドットデータを転送しているので、エッジを含む画素

群の割合が高くなるほど、プリンタ200へのデータ転送に要する時間が増加する。このことから、エッジの有無を検出するための判定基準を高くして、エッジが検出され難くするほどデータ転送に要する時間が短くなり、延いては画像の迅速な印刷が可能となる。

5 【0112】

その一方で、エッジが検出されなかった画素群については、画素群内の各画素の階調値を平均階調値によって置き換えてしまうので、データ転送時間の短縮化を図る余りエッジの判定基準を高くしすぎると（エッジが検出され難くすると）、印刷画質の低下が懸念される。しかし、高い印刷画質が要求される画像は、通常
10 は印刷解像度が入力される画像データの解像度よりの高い値に設定されている。高解像度に変換するために、解像度変換処理（図5のステップS104）で画素を分割して新たな画素を生成した場合でも、あるいは補間演算を行って新たな画素を生成した場合でも、ほとんどの画素群では階調値は緩やかに変化することになる。このことから、高い印刷画質が要求される画像では、ほとんどの場合、エ
15 ヲッジの判定基準を高くせずとも大部分の画素群ではエッジは検出されず、高い画質を維持したままデータを迅速に転送することができる。

 【0113】

一方、印刷解像度が入力された画像データの解像度と同程度の低解像度である場合は、画素群にエッジが検出される割合が高くなる。従って、プリンタ200
20 へのデータ転送に要する時間を短縮化するためには、判定基準を高くしてエッジが検出され難くする必要が生じる。しかし、このように印刷解像度が比較的低い値に設定されている場合は、画質よりも迅速な印刷が要求されないことが多いので、エッジの判定基準を高くしても画質の悪化が問題になることはない。

 【0114】

25 D. 第3実施例：

以上に説明した各種の実施例は、個々の画素では、ドットを形成した状態あるいは形成しない状態に対応した2つの階調値しか表現し得ないものとして説明した。しかし、プリンタの中には、形成するドットの大きさを変えたり、あるいは

ドットを形成するために用いるインクの濃さを変えることで、個々の画素単独で、より多くの階調値を表現可能としたプリンタも存在する。本発明は、こうしたいわゆる多値プリンタに対しても有効に適用することができる。以下では、本発明を多値プリンタに適用した第3実施例について説明する。

5 【0115】

D-1. 第3実施例の画像印刷処理の概要：

図20は、第3実施例の画像印刷処理の流れを示すフローチャートである。第3実施例の画像印刷処理は、図5を用いて説明した第1実施例の画像印刷処理に対して、色変換処理後のデータを大中小ドットのデータに変換する点が大きく異なっている。以下では、この相違点を中心に、第3実施例の画像印刷処理について説明する。尚、ここでは、プリンタ200はドットの大きさを変更可能な多値プリンタであるものとして説明するが、もちろん以下の説明は、ドットの大きさではなくインクの濃度を変更するプリンタや、更にはドットの大きさとインクの濃度とを同時に変更可能な多値プリンタにも、同様に適用することができる。

15 【0116】

第3実施例の画像印刷処理においても、第1実施例の画像印刷処理と同様に、先ず初めに、変換すべき画像データを読み込んで（ステップS600）、読み込んだデータに対して色変換処理を行う（ステップS602）。色変換処理を行うことにより、画像データはC、M、Y、K各色の階調値によって表現された階調データに変換される。

20 【0117】

ここで、前述した第1実施例のプリンタ200では、ドットの大きさを変えることはできず、各色毎にドットを形成するか形成しないかのいずれかの状態しか取り得ない。このため、色変換後のデータに基づいて直ちに、画素毎のドット形成の有無を判断した。これに対して第3実施例のプリンタ200では、ドットの大きさを変えて大ドット、中ドット、小ドットの3種類のドットを形成することが可能である。そこで、色変換処理によって得られた階調データを、一旦、大ドット用のデータ、中ドット用のデータ、小ドット用のデータに各色毎に変換する

(ステップS604)。

【0118】

階調データから、大ドット、中ドット、小ドットのそれぞれのドットデータへの変換は、図21に示す変換テーブルを参照することによって行う。図示するよ
5 うに、変換テーブルには、大ドットデータ、中ドットデータ、小ドットデータが階調データに対応付けて記憶されており、かかる変換テーブルを参照することによって、色変換後の階調データを変換する。

【0119】

次いで、大ドットデータ、中ドットデータ、小ドットデータのそれぞれのデータ
10 に対して解像度変換処理を行う(ステップS606)。解像度変換には種々の方法を適用することができるが、説明を簡便にするために、ここでは第1実施例と同様に、画素を分割して解像度を変換するものとする。分割して生成された新たな画素には、元の画素の階調値と同じ階調値が設定される。

【0120】

15 こうして解像度を印刷解像度に変換した後、個数データ生成処理を行う(ステップS608)。第3実施例ではプリンタ200が大ドット、中ドット、小ドットの3種類のドットを形成することが可能である。このことに対応して個数データ生成処理では、これら各種ドットについてのドット個数のデータを生成して、
得られたドット個数のデータをプリンタ200に出力する。

20 【0121】

図22は、第3実施例の個数データ生成処理において、ドットデータからドット
個数のデータを生成する様子を示した説明図である。図22(a)は、画素群
としてまとめられる各画素に、大中小の各種ドットについてのドットデータが設
定されている様子を模式的に表している。図中に示した実線の矩形の各々が画素
25 群を表している。画素群は複数の画素から構成されており、各画素にドットデータが設定されているが、図示が煩雑となることを避けるために、図22では、個々の画素の表示は省略し、その代わりに画素群にドットデータが設定されているものとして表示している。例えば、図22(a)の左上隅の画素群に、Data

(L, M, S) = (2, 90, 32)と表示されているのは、この画素群の各画素に、大ドットのドットデータ「2」、中ドットのドットデータ「90」、小ドットのドットデータ「32」が設定されていることを表している。もちろん、第1実施例においても説明したように、画素群を構成する全ての画素が同じ階調値を有する場合は、解像度変換処理を行わず、個数データ生成処理の中で実質的に解像度変換を行うこととしても良い。

【0122】

第3実施例の個数データ生成処理では、こうした各種ドットについてのドットデータに後述する処理を施すことにより、図22(b)に示すようなドット個数のデータを生成する。図22(b)においても図22(a)と同様に、実線の矩形は画素群を表している。画素群は複数の画素から構成されているが、各画素の表示は省略して、画素群毎にドット個数のデータが生成されているものとして表示している。例えば、図22(b)の左上隅の画素群中に、Dot(L, M, S) = (1, 2, 1)と表示されているのは、この画素群を構成する各画素については、大ドット、中ドット、小ドットのドット個数として、それぞれ「1」、「2」、「1」が生成されたことを表している。第3実施例の個数データ生成処理の内容については後述する。

【0123】

プリンタ200は、コンピュータ100から出力されたドット個数のデータを受け取ると、画素位置決定処理を行う(ステップS610)。第3実施例では大ドット、中ドット、小ドットの3種類のドットを形成することから、画素位置決定処理では、これら各種ドットを形成する画素位置を決定する。第3実施例の画素位置決定処理の内容については後述する。

【0124】

こうして画素位置を決定したら、プリンタ200はキャリッジ240の主走査と副走査とを繰り返しながらインク吐出用ヘッドを駆動することにより、印刷用紙上に大中小の各ドットを形成する(ステップS612)。この結果、画像データに対応した画像が印刷されることになる。

【0125】

D-2. 第3実施例の個数データ生成処理：

以下、第3実施例の個数データ生成処理の内容について説明する。図23は、第3実施例の個数データ生成処理の流れを示したフローチャートである。かかる
5 処理も、コンピュータ100に内蔵されたCPUによって実行される。

【0126】

第3実施例の個数データ生成処理を開始すると、CPUは先ず初めに、画像データの中から所定の複数個の画素をまとめて画素群を生成する（ステップS700）。個数データ生成処理に先立って行われる解像度変換処理（図20のステップS606）において、第1実施例と同様に、画素を分割して新たな画素を生成
10 することとしているから、ここでも、同じ画素から分割された複数の画素を画素群としてまとめるものとする。

【0127】

次いで、画素群内の各画素について、大ドット、中ドット、小ドットのドット
15 データを読み込む（ステップS702）。尚、ここでは、画素群を構成する画素は、いずれも同じ画素から分割されて同じ階調値を有するから、画素毎にドットデータを読み込むのではなく、画素群毎に1画素分だけ読み込むこととしても良い。

【0128】

20 こうして各種ドットのドットデータを読み込んだら、ディザマトリックスを参照することにより、大ドット、中ドット、小ドットについての形成有無を判断する（ステップS704）。図24は、ディザマトリックスを参照しながら、着目画素に大ドット、中ドット、小ドットのいずれのドットを形成すべきかを判断
25 する方法を示した説明図である。尚、図24では、ドットデータとして図22(a)に示すデータを使用し、ディザマトリックスとしては、図8に示すマトリックスを使用する場合を想定している。

【0129】

図24は、画像の左上隅にある画素群について、各種ドットの形成有無を判断

する様子を示している。図中で、太い実線の矩形は画素群を表しており、画素群が細い破線で区分されているのは、画素群が複数の画素によって構成されていることを表している。また、画素の中に表された数値は、ディザマトリックスの対応する位置に設定されている閾値の値を表している。

5 【0130】

ドット形成有無の判断を開始すると、先ず初めに、大ドットのドットデータと、ディザマトリックスに設定されている閾値とを比較して、ドットデータの方が大きい画素については大ドットを形成するものと判断する。図24(a)は、こうして、画素群内の各画素について大ドットの形成有無を判断している様子を示している。具体的には、大ドットのドットデータは「2」であるから、一番左上隅にある階調値「1」の画素についてだけ、ドットデータの方が大きく、他の画素については全てディザマトリックスの閾値の方が大きくなっている。そこで、この画素群では、大ドットは1つだけ形成される。図24(a)中で、ディザマトリックスの閾値が「1」の画素に細かい斜線が付されているのは、この画素に大
10 ドットを形成すると判断されたことを表している。
15

 【0131】

大ドットについての形成有無を判断したら、今度は中ドットについての形成有無を判断する。中ドットについての判断に際しては、大ドットのドットデータに中ドットのドットデータを加算して、中ドット用の中間データを算出し、この中
20 間データとディザマトリックスの閾値とを比較する。そして、中間データの方が閾値よりも大きな画素については、中ドットを形成するものと判断する。このとき、既に大ドットを形成することとした画素については、中ドットの形成有無の判断は行わない。図24(b)に即して具体的に説明すると、大ドットのドットデータは「2」であり、中ドットのドットデータは「90」であるから、中ド
25 ット用の中間データは「92」と算出される。この中間データとディザマトリックスの閾値とを比較する。但し、画素群中で一番左上隅にある画素については、既に大ドットを形成することとしているので、かかる比較は行わない。そして、ディザマトリックスの閾値が「42」の画素と「58」の画素については、中間デ

ータの方が大きくなるので、中ドットを形成すると判断する。図24(b)中で、これらの画素に斜線が付されているのは、中ドットを形成すると判断されたことを表している。

【0132】

- 5 中ドットの形成有無を判断したら、最後に小ドットの形成有無を判断する。小ドットの判断に際しては、中ドット用の中間データに小ドットのドットデータを加算して、小ドット用の中間データを算出し、未だドットを形成すると判断されていない画素について、この中間データとディザマトリックスの閾値とを比較する。そして、中間データの方が大きい画素については、小ドットを形成するものと判断する。図24(c)に即して具体的に説明すると、中ドット用の中間データは「92」であるから、小ドットのドットデータ「32」を加算して、小ドット用の中間データは「124」と算出される。この中間データと、ディザマトリックスの閾値とを比較する。そして、ディザマトリックスの閾値が「109」の画素については中間データの方が大きいので、この画素には小ドットを形成すると判断する。図24(c)中で、この画素に粗い斜線が付されているのは、小ドットを形成すると判断されたことを表したものである。図23のステップS704では、以上のようにして画素群内の各画素について、大ドット、中ドット、小ドットの形成有無を判断する。
- 10
- 15

【0133】

- 20 各種ドットの形成有無を判断したら、その画素群に形成すべき各種ドットの個数を記憶する(ステップS706)。図24に示した例では、大ドット、中ドット、小ドットの個数として、それぞれ1個、2個、1個である旨を記憶する。

【0134】

- こうして複数の画素を画素群にまとめて、画素群内に形成する各種ドットの個数を記憶したら、画像データに含まれる全画素についての処理を終了したか否かを判断し(ステップS708)、未処理の画素が残っている場合は(ステップS708: no)、ステップS700に戻って新たな画素群を生成した後、続く一連の処理を繰り返す。こうして、全ての画素についての処理を終了したら(ステ
- 25

ップ S 7 0 8 : y e s)、画素群毎に記憶しておいた各種ドットの個数をプリンタ 2 0 0 に向かって出力する(ステップ S 7 1 0)。ここで、プリンタ 2 0 0 へ出力するデータ量を更に少なくするために、各種ドットについての個数のデータは、次のようにしてコード化した状態で出力する。

5 【0 1 3 5】

図 2 5 は、各種ドットの個数のデータをコード化するために参照される変換テーブルを概念的に示した説明図である。変換テーブルには、大ドット、中ドット、小ドットの各種ドット個数の組合せ毎に、1 つずつコード番号が設定されている。例えば、大ドット、中ドット、小ドットのいずれの個数も 0 個である組合せには、

10 コード番号「0」が設定されている。また、大ドットと中ドットの個数が 0 個であり、小ドットの個数が 1 個である組合せには、コード番号「1」が設定されている。

 【0 1 3 6】

こうして、各種ドットの個数をコード番号に変換してからプリンタ 2 0 0 に出

15 力することで、データ量を減らすことができる。この理由について若干説明する。ここでは画素群は 8 つの画素から構成されているものとしているから、各種ドットが取り得る最大個数は 8 個であり、従って、ドット個数のデータは、ドット種類毎に 4 ビットあれば足りる。ドットの種類は 3 種類だから、結局、画素群あたりに必要なデータ量は 1 2 ビットとなる。これに対して、図 2 5 に示すように、

20 コード番号は 0 ~ 1 6 5 の値しか取り得ないから、コード化すれば画素群あたり 8 ビットあれば充分となる。すなわち、これだけでデータ量を 2 / 3 に減らすことが可能である。

 【0 1 3 7】

更に、各種ドット個数の組合せの中には、実際の印刷では発生しない組合せも

25 多く含まれており、当然、これらの組合せにはコード番号を設定する必要はない。従って、必要な組合せにだけコード番号を設定することとすれば、画素群あたりに必要なデータ量は 8 ビットよりも少なくなるので、更にデータ量を減少させることが可能となる。

【0138】

図23のステップS710では、以上のような理由から、各種ドットについての個数のデータをコード化してプリンタ200に出力するのである。こうして、各種ドットの個数を画素群毎にコード化した状態でプリンタ200に出力したら、第3実施例の個数データ生成処理を終了して、図20の画像印刷処理に復帰する。

【0139】

尚、以上に説明した第3実施例の個数データ生成処理では、画素を特定しながら各種ドットの形成有無を判断したが、プリンタ200に供給される情報はドット個数の情報のみであり、画素位置の情報までは供給していない。このことから、前述した第1実施例の第1の変形例と同様に（図13参照）、画素位置を特定することなくドット個数を求めることとしても良い。図26は、こうして画素位置を特定することなく、各種ドットのドット個数を求める様子を概念的に示した説明図である。

15 【0140】

図26は、図24での説明に用いた画素群を例に取って、画素位置を特定することなく各種ドットのドット個数を求める方法を示した説明図である。複数種類のドットについてドット個数を求める場合でも、単一のドットのドット個数を求める場合と同様に、簡易ディザマトリックスを使用する。前述したように簡易ディザマトリックスとは、ディザマトリックス中では画素群内の各画素に対応付けられている閾値が、各画素と対応付けられることなく画素群毎にひとまとまりの閾値の組として記憶されているマトリックスである。例えば図24に示した画素群には、画素群内の各画素に対応付けてディザマトリックスの閾値が設定されている。これに対して簡易ディザマトリックスを用いる図26では、これら閾値の組 {255, 212, 177, 170, 109, 58, 42, 1} が画素群に設定されている。以下、図26に従って、画素位置を特定することなく各種ドットのドット個数を求める方法について説明する。

25 【0141】

ドット個数は、先ず初めに大ドットのドット個数を求め、次に中ドット、最後に小ドットの順番で求めていく。図26(a)は大ドットのドット個数を求める様子を表しており、図26(b)は中ドットのドット個数を、図26(c)は小ドットのドット個数を求める様子を表している。大ドットのドット個数を求めるためには、大ドットのドットデータと、画素群に設定されている閾値の組とを比較する。そして、ドットデータより小さな閾値の個数だけ大ドットを形成すると判断する。図26(a)に示した例では、大ドットのドットデータは「2」であるから、ドットデータより小さな閾値は1つだけ存在しており、従って、大ドットのドット個数を1個と求めることができる。図26(a)中で閾値「1」に細かい斜線が施されているのは、この閾値については大ドットを形成すると判断されたことを模式的に表したものである。

【0142】

大ドットのドット個数を求めたら、大ドットのドットデータに中ドットのドットデータを加えて中ドット用の中間データを算出する。そして、この中間データと閾値の組とを比較して、中間データよりも小さな閾値の個数だけ中ドットを形成すると判断する。但し、既に大ドットを形成すると判断されている閾値との比較は行わない。図26(b)に示した例では、大ドットのドットデータは「2」であり、中ドットのドットデータは「90」であるから、中ドット用のドットデータは「92」と算出される。既に大ドットを形成すると判断した閾値「1」を除けば、この中間データ「92」よりも小さな閾値は2つ存在する。そこで、この画素群に形成する中ドットの個数は2個であると求めることができる。図26(b)中に、閾値「42」と閾値「58」に斜線が施されているのは、これら閾値については中ドットを形成すると判断されていることを模式的に表したものである。

25 【0143】

中ドットのドット個数を求めたら、中ドット用の中間データに小ドットのドットデータを加えて、小ドット用の中間データを算出する。そして、この中間データと閾値の組とを比較することにより、小ドットのドット個数を求めてやる。図

26 (c) に示した例では、中ドット用の中間データは「9 2」、小ドットのドットデータは「3 2」であるから、小ドット用の中間データは「1 2 4」となる。いずれのドットも形成されていない閾値の中で、この中間データよりも小さな閾値は1つだけあるから、この画素群に形成される小ドットの個数は1個だけであると判断することができる。図26 (c) 中で、閾値「1 0 9」に斜線が施されているのは、この閾値については小ドットを形成すると判断したことを模式的に表したものである。

【0144】

このように、簡易ディザマトリックスを参照しながら、各種ドットのドット個数を求めて行けば、画素位置を特定することなくドット個数を求めることが可能である。こうすれば、ドットデータあるいは中間データを、閾値の組と比較するだけでドット個数を求めることができ、画素毎に設定された閾値と比較する必要がないので、各種ドットについてのドット個数のデータを迅速に求めることが可能となる。

15 【0145】

D-3. 第3実施例の画素位置決定処理：

以上に説明したように、第3実施例の個数データ生成処理では、画素群毎に各種ドットのドット個数が求められた後、ドット個数を示すデータがプリンタ200に転送される。プリンタ200では、転送されてきたデータを受け取って、各種ドットを形成する画素位置を決定した後、決定に従って印刷用紙上に各種ドットを形成することによって画像を印刷する。以下では、ドット個数を示すデータに基づいて各種ドットを形成する画素位置を決定する処理について説明する。

【0146】

図27は、第3実施例の画素位置決定処理の流れを示したフローチャートである。かかる処理は、プリンタ200の制御回路260に内蔵されたCPUによって実行される。

【0147】

第3実施例の画素位置決定処理を開始すると、先ず初めに、画素位置を決定し

- ようとする画素群を選択し（ステップS 8 0 0）、次いで、転送されてきたデータの中から、選択した画素群のデータを取得する（ステップS 8 0 2）。ここでは、図2 5を用いて説明したように、ドット個数のデータはコード化された状態で転送されているものとする。そこで、コード化されたデータを、各種ドットの
- 5 ドット個数を示すデータに復号化する（ステップS 8 0 4）。

【0 1 4 8】

- データの復号化は、図2 5に示した変換テーブルを、コード番号の側から参照することによって行う。例えば、コード化されたデータが「1 6 3」であれば、変換テーブル中でコード番号「1 6 3」に対応付けられているドット個数から、
- 10 大ドット7個、中ドット0個、小ドット1個とドット個数のデータに復号することができる。

【0 1 4 9】

- こうして各種ドットのドット個数が得られたら、ディザマトリックスを参照することにより、各種ドットを形成する画素位置を決定する（ステップS 8 0 6）。
- 15 かかる処理について、図2 8を参照しながら説明する。

【0 1 5 0】

- 図2 8は、ある画素群について、各種ドットのドット個数が与えられたときに、ディザマトリックスを参照しながら、これらドットを形成する画素位置を決定する様子を示した説明図である。図中に示した太い実線の矩形は画素群を表している。
- 20 画素群を区分する細い破線は、画素群が複数の画素から構成されていることを表している。また、画素中に示された数値は、ディザマトリックスの対応する位置に設定されている閾値を示している。尚、ディザマトリックスは、ドット個数を求めるために用いたマトリックスと同じマトリックスを使用するものとする。

25 【0 1 5 1】

- 今、この画素群に形成する各種ドットの個数が、大ドット1個、中ドット2個、小ドット1個であるものとして、初めに大ドットを形成する画素位置を決定する。前述したように、ディザマトリックスの閾値は、ドットの形成され易さを表して

いると考えることができるから、大ドットを1個だけ形成するとすれば、最も小さな閾値の設定された画素に形成されることになる。大ドットの画素位置を決定したら、続いて中ドットを形成する画素位置を決定する。中ドットは2個形成することになっており、また、最も小さな閾値の画素には既に大ドットが形成されているから、閾値が2番目に小さな画素と3番目に小さな画素の2つの画素に中ドットを形成すると判断する。中ドットに続いて小ドットの画素位置を決定する。小ドットは1個だけ形成することになっており、また、閾値の最も小さな画素から3番目に小さな画素までは、既に大ドットあるいは中ドットが形成されているから、4番目に閾値の小さな画素に小ドットを形成すると判断する。

10 【0152】

図28は、こうして大ドット、中ドット、小ドットの順番で、ドットを形成する画素を決定している様子を表しており、図中で、細かい斜線が付された画素は大ドットを形成すると判断された画素を、中間の斜線が付された画素は中ドットを形成すると判断された画素を、粗い斜線が付された画素は小ドットを形成すると判断された画素を、それぞれ表している。図27のステップS806では、このようにして、ディザマトリックスを参照しながら、各種ドットを形成する画素位置を決定する。

 【0153】

尚、以上の説明では、コード化されたデータを復号化する際に、各種ドットのドット個数のデータに復号化するものとして説明した。しかし、上述したように、大ドット、中ドット、小ドットの順番で画素位置を決定することから、各種ドットのドット個数ではなく、大ドットの個数、大ドットと中ドットの合計個数、大ドットと中ドットと小ドットの合計個数に復号化することとしても良い。例えば、図28に示した例では、{大ドット：1個、中ドット：2個、小ドット：1個}と復号化する代わりに、{大ドット：1個、大ドット+中ドット：3個、大ドット+中ドット+小ドット：4個}と復号化するのである。

 【0154】

図29は、このような復号化を行うために参照される復号化テーブルを概念的

に表した説明図である。このように復号化しておけば、次のように画素位置を決定する処理を迅速化することができる。例えば、中ドットの画素位置を決定する場合について説明すると、大ドット+中ドットの個数は3個と復号化されているので、設定されている閾値が小さい方から3番目までの画素を選択する。そして、

5 既に他のドット（大ドット）が形成されている画素を除いて、選択した画素に中ドットを形成すると判断することができる。こうすれば、既に他のドットを形成すると判断した画素数を考慮することなく、画素位置を決定することができるので、処理の迅速化を図ることが可能となる。

【0155】

- 10 以上のようにして、1つの画素群について、各種ドットを形成する画素位置を決定したら（図27のステップS806）、コンピュータ100から供給された全画素群のデータについて、画素位置を決定する処理を終了したか否かを判断する（ステップS808）。未処理の画素群が残っている場合は（ステップS808：no）、ステップS800に戻って、新たな画素群について続く一連の処理
- 15 を繰り返す。こうして全ての画素群について画素位置を決定したと判断されたら（ステップS808：yes）、図27に示す画素位置決定処理を抜けて、画像印刷処理に復帰した後、印刷用紙上に各種ドットを形成する。この結果、画像データに対応した画像が印刷されることになる。

【0156】

- 20 プリンタ200がいわゆる多値プリンタである場合には、以上に説明した第3実施例の画像印刷処理を行うことにより、コンピュータ100からプリンタ200に各種ドットのドット個数を転送しながら画像を印刷することができる。こうすれば、画素毎にドット形成の有無を示すデータを供給するよりも、迅速に供給することができるので、たとえ、画素数の多い画像でも、迅速に画像を印刷する
- 25 ことが可能となる。

【0157】

E. その他の変形例：

本発明には、上述した実施例の他にも、更に各種の変形例が存在する。以下で

は、これら変形例について簡単に説明する。

【0158】

(1) 第1の変形例：

上述した各種の実施例の個数データ生成処理では、いわゆるディザ法を用いて
5 ドット形成の有無を判断している。しかし、画像データの階調値に応じて適切な
密度となるようにドット個数を求めることができるのであれば、どのような手法
を使用することもできる。

【0159】

例えば、図30に示した変形例の個数データ生成処理のように、画素群内の各
10 画素の平均階調値を算出して、この平均階調値に基づいて、画素群内に形成する
ドット個数を一義的に求めることとしても良い。以下、図30のフローチャート
に従って簡単に説明する。

【0160】

個数データ生成処理を開始すると、先ず初めに、所定の複数個の画素を画素群
15 としてまとめて（ステップS900）、画素群内の各画素の平均階調値を算出し
（ステップS902）、この平均階調値に基づいて画素群内に形成するドット個
数を一義的に決定する。すなわち、図31に例示したように、画素群内に形成す
るドット個数を平均階調値に対応付けて予め定めておき、この対応関係に基づい
て、画素群の平均階調値からドット個数を決定する。尚、図31では、ドット種
20 類が3種類である場合について示しているが、ドット種類は3種類に限られるも
のではない。

【0161】

次いで、こうして決定したドット個数を画素群毎に記憶した後（ステップS9
06）、全画素についての処理が終了したか否かを判断する（ステップS908）。
25 そして、未処理の画素が残っていれば、ステップS900に戻って続く一連の処
理を繰り返す。全ての画素の処理を終了したと判断されたら、記憶しておいたド
ット個数の図29を用いて説明した方法によってコード化した後、コード化した
ドット個数のデータをプリンタ200に向かって出力する（ステップS910）。

【0162】

プリンタ200では、コンピュータ100から出力されたドット個数のデータを受け取った後、前述した画素位置決定処理を行って画像を印刷する。こうすれば、画素群毎のドット個数のデータを簡便に求めることができるので、ドット個数のデータを迅速に出力することができ、延いては、更に迅速に画像を印刷することが可能となる。

【0163】

(2) 第2の変形例：

以上に説明した各種実施例の個数データ生成処理では、初めに、複数の画素を画素群としてまとめた後、画素群内に形成するドット個数を決定している。しかし、初めに、画素毎のドット形成の有無を判断し、その後に、複数の画素を画素群としてまとめることとしても良い。

【0164】

例えば、図32に示した変形例では、初めに、画像データにいわゆる誤差拡散法を適用して、全ての画素についてドット形成の有無を判断する（ステップS950）。その後、所定の複数の画素を画素群としてまとめ（ステップS952）、形成するドット個数を画素群毎に数えて記憶する（ステップS954）。

【0165】

こうして1つの画素群についてドット個数を記憶したら、全ての画素についての処理を終了したか否かを判断し（ステップS956）、未処理の画素が残っている場合は、ステップS900に戻って続く一連の処理を繰り返す。全ての画素についての処理を終了したと判断されたら、画素群毎に記憶しておいたドット個数をプリンタ200に向かって出力する（ステップS958）。

【0166】

プリンタ200では、こうしてコンピュータ100からドット個数のデータを受け取ると、前述した画素位置決定処理を行って、ドットを形成する画素位置を画素群毎に決定する。尚、図32に示す変形例では誤差拡散法に基づいてドット個数を求めているが、このような場合でも、前述したようにディザマトリックス

を参照しながら画素位置を決定することができる。

【0167】

また、一般に、誤差拡散法を用いてドット形成の有無を判断した場合、ドットの形成密度が低い領域でノイズの少ない良好な画質が得られることが知られている。このことから、例えば、ドットが1つも形成されない多くの画素群の中に、ドットの形成される画素群がまばらに分布しているようなドット密度の低い画像を印刷する場合、画素群のドット個数を誤差拡散法に基づいて求めてやれば、ドットを適切に分布させて、高画質な画像を得ることが可能となる。

【0168】

10 (3) 第3の変形例：

以上に説明した各種実施例では、ディザマトリックスに基づいて画素位置を決定するものとして説明した。前述した序列マトリックスを参照しながら画素位置を決定する場合は、直接にはディザマトリックスを参照しているわけではないが、序列マトリックスはディザマトリックスに基づいて生成されていることから、間接的には、ディザマトリックスに基づいて画素位置を決定している考えることができる。しかし、画素群毎に、異なる序列を用いて画素位置を決定することができれば、必ずしもディザマトリックスに基づいて決定する必要はない。

【0169】

例えば、図33に示したように、複数の序列を記憶しておき、この中から画素毎に適当な序列を選択して画素位置を決定することとしても良い。以下、図33のフローチャートに従って簡単に説明する。

【0170】

プリンタ200の制御回路260に内蔵されたCPUは、変形例の画素位置決定処理を開始するとまず初めに、画素位置を決定しようとする画素群を選択して、この画素群のドット個数のデータを取得する(ステップS970)。次いで、予め記憶しておいた複数の序列の中から、任意の序列を1つ選択する(ステップS972)。制御回路260のROMには、画素群内の各画素について複数通りの序列が予め記憶されている。図34は、ROMに記憶されている複数通りの序列

を模式的に示した説明図である。ステップS 9 7 2では、これら序列の中から序列を1つ選択する。

【0171】

そして、選択した序列を参照しながら、画素群内にドットを形成する画素位置
5 を決定する（ステップS 9 7 4）。こうして1つの画素群について画素位置を決定したら、全ての画素群についての処理を終了したか否かを判断し（ステップS 9 7 6）、未処理の画素群が残っていれば、ステップS 9 7 0に戻って続く一連の処理を行って、画素位置を決定する。そして、全ての画素群についての処理を終了するまで、上述した処理を繰り返す。

10 【0172】

この様にしても、画素群毎のドット個数のデータから、ドットを形成する画素位置を決定することができる。また、画素位置を決定するために参照する序列は、ほとんどの場合、画素群毎に異なる序列が選択されるので、同じパターンでドットが形成されて画質が悪化するおそれもない。

15 【0173】

以上、各種の実施例について説明してきたが、本発明は上記すべての実施例に限られるものではなく、その要旨を逸脱しない範囲において種々の態様で実施することができる。例えば、上述の機能を実現するソフトウェアプログラム（アプリケーションプログラム）を、通信回線を介してコンピュータシステムのメイン
20 メモリまたは外部記憶装置に供給し実行するものであってもよい。もちろん、CD-ROMやフレキシブルディスクに記憶されたソフトウェアプログラムを読み込んで実行するものであっても構わない。

【0174】

また、以上の実施例では、印刷用紙上にドットを形成して画像を印刷するプリンタに本発明を適用した場合について説明したが、本発明の適用範囲はプリンタ
25 に限られるものではなく、例えば、液晶表示画面上で輝点を適切な密度で分散させることにより、階調が連続的に変化する画像を表現する液晶表示装置などにも、本発明を好適に適用することができる。

WHAT IS CLAIMED IS:

1. 画像データに所定の画像処理を施す画像処理装置と、該画像処理の結果に基づいてドットを形成することにより画像を出力する画像出力装置と、を備える画像出力制御システムであって、

前記画像処理装置は、

前記画像を構成する複数の画素を、複数個ずつまとめて画素群を生成する画素群生成手段と、

前記画素群の有する性質を検出する性質検出手段と、

10 予め用意された複数の手法のうち、前記画像群の性質に対応して選択された一の手法により、前記画素群内に形成すべきドットの個数または形成位置を表わす形成用データを、該画素群毎に決定する形成用データ決定手段と、

前記形成用データを、前記選択された手法の違いを示す識別情報と共に、前記画像出力装置に、制御データとして出力する制御データ出力手段と

15 を備えており、

前記画像出力装置は、

前記制御データを受け取る制御データ受取手段と、

前記画素群内で各画素にドットが形成される画素の序列を前記画素群毎に特定する序列特定手段と、

20 前記制御データと前記特定した序列とに基づいて、前記識別情報を参照しつつ、前記画素群内でドットが形成される画素位置を該画素群毎に決定する画素位置決定手段と、

前記決定した画素位置にドットを形成するドット形成手段とを備えた画像出力制御システム。

25

2. 請求項1記載の画像出力制御システムであって、
前記検出する画素群の有する性質は、画素群にエッジが含まれるか否かであり、
前記複数の手法の一つは、前記画素群にエッジが含まれない場合に、該画素群

に対して一括して前記ドット個数を決定する手法であり、前記複数の手法の他の一つは、前記画素群にエッジが含まれる場合に、該画素群より小さな単位毎に前記ドットの個数を決定する手法である

画像出力制御システム。

5

3. 請求項1記載の画像出力制御システムであって、

前記性質検出手段は、前記画素群内の画素間で前記画像データの階調差が所定値以上の場合に、該画素群はエッジを含むと判断する手段であり、

前記形成用データ決定手段は、

10 前記エッジを含まないと判断された画素群について、該画素群内に形成されるドットの個数を前記画素群を代表する画像データに基づいて決定するドット個数決定手段と、

前記エッジを含むと判断された画素群について、該画素群内の画素毎にドット形成の有無を該画素の画像データに基づいて判断することにより、前記画素群
15 内におけるドット形成位置を表すドットデータを生成するドットデータ生成手段とを備え、

前記制御データ出力手段は、前記エッジを含まないと判断された画素群についての前記ドット個数のデータを、該エッジを含むと判断された画素群についての前記ドットデータとともに、前記画像出力装置に出力する個数データ出力手段で
20 あり、

前記制御データ受取手段は、前記ドット個数のデータと共に、前記ドットデータも受け取る個数データ受取手段であり、

前記画素位置決定手段は、ドットを形成する位置を、前記エッジを含まないと判断された画素群については、前記ドット個数のデータと前記特定された序列と
25 から決定し、前記エッジを含むと判断された画素群については、前記ドットデータにより決定する手段である

画像出力制御システム。

4. 請求項1記載の画像出力制御システムであって、
前記序列特定手段は、

前記画素群内で各画素にドットが形成される画素の序列を複数記憶している
序列記憶手段と、

5 前記序列を特定するために、前記記憶されている複数の序列の中から、前記
ドット個数のデータを受け取った画素群毎に1の序列を選択する序列選択手段と
を備えた画像出力制御システム。

5. 請求項3記載の画像出力制御システムであって、

10 前記個数データ出力手段は、前記ドット個数のデータと前記ドットデータとが
前記画素群の並びに従って配列されているとともに、該ドットデータと該データ
に先立つデータとの間に、該画素群を構成する画素数より大きな値のデータが挿
入された状態で、該ドット個数のデータおよび該ドットデータを前記画像出力装
置に出力する手段であり、

15 前記個数データ受取手段は、前記ドット個数のデータが前記画素群を構成する
画素数よりも大きい場合には、該データはドット個数ではなく、続くデータが前
記ドットデータであることを示すものと解釈する手段である
画像出力制御システム。

20 6. 請求項3記載の画像出力制御システムであって、

前記個数データ出力手段は、前記ドット個数のデータおよび前記ドットデータ
とともに、これらのデータが、該ドット個数のデータであるか該ドットデータで
あるかを識別するための識別情報を、前記画像出力装置に出力する手段であり、

前記個数データ受取手段は、前記ドット個数のデータと前記ドットデータとを、
25 前記識別情報に基づいて識別しながら受け取る手段である画像出力制御システ
ム。

7. 所定の画像処理が施された画像データを受け取って、該画像データに

基づいてドットを形成することにより画像を出力する画像出力装置であって、

- 前記画像を構成する画素を複数個ずつまとめた各画素群について、該画像群の有する性質に対応して選択された一の手法により決定された前記画素群内に形成すべきドットの個数または形成位置を表わす形成用データを、前記選択された手法の
5 法の違いを示す識別情報と共に、制御データとして受け取る制御データ受取手段と、

前記画素群内で各画素にドットが形成される画素の序列を前記画素群毎に特定する序列特定手段と、

- 前記形成用データと前記特定した序列とに基づいて、前記識別情報を参照し
10 つ、前記画素群内でドットが形成される画素位置を該画素群毎に決定する画素位置決定手段と、

前記決定した画素位置にドットを形成するドット形成手段と
を備えた画像出力装置。

- 15 8. 請求項7記載の画像出力装置であって、

前記制御データ受取手段は、該画素群内に形成すべきドットの個数のデータ、または該画素群内の画素毎にドット形成の有無を表したドットデータのいずれかを、該データの
20 違いを示す識別情報と共に受け取る個数データ受取手段であり、

- 前記形成位置決定手段は、前記受け取った形成用データが前記識別情報により
20 前記ドット個数のデータであると判断した場合には、該ドット個数のデータと前記特定した序列とに基づいて、前記画素群内でドットが形成される画素位置を該画素群毎に決定する画素位置決定手段を備える
画像出力装置。

- 25 9. 前記識別情報は、前記形成用データの特定ビットの値である請求項7記載の画像出力装置。

10. ドットを形成して画像を出力する画像出力装置が該ドットの形成を

制御するために用いる制御データを、該画像を表す画像データに所定の画像処理を施して生成する画像処理装置であって、

前記画像を構成する複数の画素を、複数個ずつまとめて画素群を生成する画素群生成手段と、

5 前記画素群の有する性質を検出する性質検出手段と、

予め用意された複数の手法のうち、前記画像群の性質に対応して選択された一の手法により、前記画素群内に形成すべきドットの個数または形成位置を表わすデータを、該画素群毎に決定する形成用データ決定手段と、

10 前記ドットの形成用データを、前記選択された手法の違いを示す識別情報と共に、前記画像出力装置に、前記制御データとして出力する制御データ出力手段とを備えた画像処理装置。

11. 請求項10記載の画像処理装置であって、

前記検出する画素群の有する性質は、画素群にエッジが含まれるか否かであり、

15 前記複数の手法の一つは、前記画素群にエッジが含まれない場合に、該画素群に対して一括して前記ドット個数を決定する手法であり、前記複数の手法の他の一つは、前記画素群にエッジが含まれる場合に、該画素群より小さな単位毎に前記ドットの個数を決定する手法である

画像処理装置。

20

12. 請求項10記載の画像処理装置であって、

前記性質検出手段は、前記画素群内の画素間で前記画像データの階調差が所定値以上の場合に、該画素群はエッジを含むと判断する手段であり、

前記形成用データ決定手段は、

25 前記エッジを含まないと判断された画素群について、該画素群内に形成されるドットの個数を前記画素群を代表する画像データに基づいて決定するドット個数決定手段と、

前記エッジを含むと判断された画素群について、該画素群内の画素毎にドッ

ト形成の有無を該画素の画像データに基づいて判断することにより、前記画素群内におけるドット形成位置を表すドットデータを生成するドットデータ生成手段とを備え、

前記制御データ出力手段は、前記エッジを含まないと判断された画素群についての前記ドット個数のデータを、該エッジを含むと判断された画素群についての前記ドットデータとともに、前記画像出力装置に出力する個数データ出力手段である

画像処理装置。

10 13. 請求項12記載の画像処理装置であって、

前記制御データ出力手段は、前記ドット個数のデータと前記ドットデータとが前記画素群の並びに従って配列されているとともに、該ドットデータと該データに先立つデータとの間に、該画素群を構成する画素数より大きな値のデータを前記識別情報付きのデータとして挿入した状態で、前記制御データを出力する手段である画像処理装置。

14. 画像データに所定の画像処理を施して、得られた結果に基づきドットを形成することによって、画像を出力する画像出力制御方法であって、

前記画像を構成する複数の画素を、複数個ずつまとめて画素群を生成する第1の工程と、

前記画素群の有する性質を検出する第2の工程と、

予め用意された複数の手法のうち、前記画像群の性質に対応して選択された一の手法により、前記画素群内に形成すべきドットの個数または形成位置を表わす形成用データを、該画素群毎に決定する第3の工程と、

25 前記画素群内で各画素にドットが形成される画素の序列を前記画素群毎に特定する第5の工程と、

前記制御データと前記特定した序列とに基づいて、前記識別情報を参照しつつ、前記画素群内でドットが形成される画素位置を該画素群毎に決定する第6の工程

と、

前記決定した画素位置にドットを形成する第7の工程と
を備えた画像出力制御方法。

5 15. 請求項14載の画像出力制御方法であって、

前記検出する画素群の有する性質は、画素群にエッジが含まれるか否かであり、
前記複数の手法の一つは、前記画素群にエッジが含まれない場合に、該画素群
に対して一括して前記ドット個数を決定する手法であり、前記複数の手法の他の
一つは、前記画素群にエッジが含まれる場合に、該画素群より小さな単位毎に前

10 記ドットの個数を決定する手法である

画像出力制御方法。

16. 請求項14記載の画像出力制御方法であって、

前記第2の工程は、前記画素群内の画素間で前記画像データの階調差が所定値

15 以上の場合に、該画素群はエッジを含むと判断する工程であり、

第3の工程は、

前記エッジを含まないと判断された画素群について、該画素群内に形成され
るドットの個数を前記画素群を代表する画像データに基づいて決定する第8の工
程と

20 前記エッジを含むと判断された画素群について、該画素群内の画素毎にドッ
ト形成の有無を該画素の画像データに基づいて判断することにより、前記画素群
内におけるドット形成位置を表すドットデータを生成する第9の工程とを備え、

前記第6の工程は、ドットを形成する位置を、前記エッジを含まないと判断さ
れた画素群については、前記ドット個数のデータと前記特定された序列とから決

25 定し、前記エッジを含むと判断された画素群については、前記ドットデータによ
り決定する工程である

画像出力制御方法。

17. 所定の画像処理が施された画像データを受け取って、該画像データに基づいてドットを形成することにより画像を出力する画像出力方法であって、
- 前記画像を構成する画素を複数個ずつまとめた各画素群について、該画像群の有する性質に対応して選択された一の手法により決定された前記画素群内に形成すべきドットの個数または形成位置を表わす形成用データを、前記選択された手法の違いを示す識別情報と共に、制御データとして受け取る工程（A）と、
- 前記画素群内で各画素にドットが形成される画素の序列を前記画素群毎に特定する工程（B）と、
- 前記形成用データと前記特定した序列とに基づいて、前記識別情報を参照しつつ、前記画素群内でドットが形成される画素位置を該画素群毎に決定する工程（C）と、
- 前記決定した画素位置にドットを形成する工程（D）と
- を備えた画像出力方法。
18. ドットを形成して画像を出力する画像出力装置が該ドットの形成を制御するために用いる制御データを、該画像を表す画像データに所定の画像処理を施して生成する画像処理方法であって、
- 前記画像を構成する複数の画素を、複数個ずつまとめて画素群を生成する工程（a）と、
- 前記画素群の有する性質を検出する工程（b）と、
- 予め用意された複数の手法のうち、前記画像群の性質に対応して選択された一の手法により、前記画素群内に形成すべきドットの個数または形成位置を表わすデータを、該画素群毎に決定する工程（c）と、
- 前記ドットの形成用データを、前記選択された手法の違いを示す識別情報と共に、前記画像出力装置に、前記制御データとして出力する工程（d）
- を備える画像処理方法。

19. 請求項18記載の画像処理方法であって、

- 前記検出する画素群の有する性質は、画素群にエッジが含まれるか否かであり、
前記複数の手法の一つは、前記画素群にエッジが含まれない場合に、該画素群
に対して一括して前記ドット個数を決定する手法であり、前記複数の手法の他の
一つは、前記画素群にエッジが含まれる場合に、該画素群より小さな単位毎に前
5 記ドットの個数を決定する手法である
画像処理方法。

20. コンピュータにより実行され、画像データに所定の画像処理を施し
て、得られた結果に基づきドットを形成することによって画像を出力するための
10 プログラムであって、

前記画像を構成する複数の画素を、複数個ずつまとめて画素群を生成する第1
の機能と、

前記画素群の有する性質を検出する第2の機能と、

- 予め用意された複数の手法のうち、前記画像群の性質に対応して選択された一
15 の手法により、前記画素群内に形成すべきドットの個数または形成位置を表わす
形成用データを、該画素群毎に決定する第3の機能と、

前記画素群内で各画素にドットが形成される画素の序列を前記画素群毎に特定
する第5の機能と、

- 前記制御データと前記特定した序列とに基づいて、前記識別情報を参照しつつ、
20 前記画素群内でドットが形成される画素位置を該画素群毎に決定する第6の機能
と、

前記決定した画素位置にドットを形成する第7の機能と
を備えた画像出力制御プログラム。

- 25 21. コンピュータにより実行され、所定の画像処理が施された画像デー
タを受け取って、該画像データに基づいてドットを形成することにより画像を出
力するためのプログラムであって、

前記画像を構成する画素を複数個ずつまとめた各画素群について、該画像群の

有する性質に対応して選択された一の手法により決定された前記画素群内に形成すべきドットの個数または形成位置を表わす形成用データを、前記選択された手法の違いを示す識別情報と共に、制御データとして受け取る機能（A）と、

前記画素群内で各画素にドットが形成される画素の序列を前記画素群毎に特定
5 する機能（B）と、

前記形成用データと前記特定した序列とに基づいて、前記識別情報を参照しつつ、前記画素群内でドットが形成される画素位置を該画素群毎に決定する機能（C）と、

前記決定した画素位置にドットを形成する機能（D）と
10 を備えた画像出力プログラム。

2 2 コンピュータによって実行され、ドットを形成して画像を出力する画像出力装置が該ドットの形成を制御するために用いる制御データを、該画像を表す画像データに所定の画像処理を施して生成するためのプログラムであって、

15 前記画像を構成する複数の画素を、複数個ずつまとめて画素群を生成する機能（a）と、

前記画素群の有する性質を検出する機能（b）と、

予め用意された複数の手法のうち、前記画像群の性質に対応して選択された一の手法により、前記画素群内に形成すべきドットの個数または形成位置を表わす
20 データを、該画素群毎に決定する機能（c）と、

前記ドットの形成用データを、前記選択された手法の違いを示す識別情報と共に、前記画像出力装置に、前記制御データとして出力する機能（d）と
を備える画像処理プログラム。

25 2 3. 画像データに所定の画像処理を施す画像処理装置と、該画像処理の結果に基づいてドットを形成することにより画像を出力する画像出力装置と、を備える画像出力制御システムであって、

前記画像処理装置は、

前記画像を構成する複数の画素を、複数個ずつまとめて画素群を生成するジェネレータと、

前記画素群の有する性質を検出するディテクタと、

- 5 予め用意された複数の手法のうち、前記画像群の性質に対応して選択された一の手法により、前記画素群内に形成すべきドットの個数または形成位置を表わす形成用データを、該画素群毎に決定するデータ演算器と、

前記形成用データを、前記選択された手法の違いを示す識別情報と共に、前記画像出力装置に、制御データとして出力するデータトランスミッタとを備えており、

- 10 前記画像出力装置は、

前記制御データを受け取るレシーバと、

前記画素群内で各画素にドットが形成される画素の序列を前記画素群毎に特定する序列演算器と、

- 15 前記制御データと前記特定した序列とに基づいて、前記識別情報を参照しつつ、前記画素群内でドットが形成される画素位置を該画素群毎に決定する位置演算器と、

前記決定した画素位置にドットを形成するドット形成器とを備えた画像出力制御システム。

- 20 24. 所定の画像処理が施された画像データを受け取って、該画像データに基づいてドットを形成することにより画像を出力する画像出力装置であって、

- 前記画像を構成する画素を複数個ずつまとめた各画素群について、該画像群の有する性質に対応して選択された一の手法により決定された前記画素群内に形成すべきドットの個数または形成位置を表わす形成用データを、前記選択された手法の違いを示す識別情報と共に、制御データとして受け取るレシーバと、

25 前記画素群内で各画素にドットが形成される画素の序列を前記画素群毎に特定する序列演算器と、

前記形成用データと前記特定した序列とに基づいて、前記識別情報を参照しつ

つ、前記画素群内でドットが形成される画素位置を該画素群毎に決定する位置演算器と、

前記決定した画素位置にドットを形成するドット形成器と
を備えた画像出力装置。

5

25. ドットを形成して画像を出力する画像出力装置が該ドットの形成を制御するために用いる制御データを、該画像を表す画像データに所定の画像処理を施して生成する画像処理装置であって、

前記画像を構成する複数の画素を、複数個ずつまとめて画素群を生成するジェネレータと、
10

前記画素群の有する性質を検出するディテクタと、

予め用意された複数の手法のうち、前記画像群の性質に対応して選択された一の手法により、前記画素群内に形成すべきドットの個数または形成位置を表わすデータを、該画素群毎に決定するデータ演算器と、

15 前記ドットの形成用データを、前記選択された手法の違いを示す識別情報と共に、前記画像出力装置に、前記制御データとして出力するデータトランスミッタと

を備えた画像処理装置。

ABSTRACT

本発明の画像出力制御システムでは、画像処理装置で画像データに画像処理を施して、得られたデータを画像出力装置に供給して画像を出力する。画像処理装置では、画像を構成する複数の画素が所定の複数個ずつまとめられた画素群について、該画素群内に形成されるドットの個数を求め、得られたドット個数のデータを画像出力装置に出力する。画像出力装置には、画素群内で各画素にドットが形成される画素の序列を複数記憶しておく。そしてドット個数のデータを受け取ると、1の序列を選択して、画素群内での画素位置を決定した後、画素位置にドットを形成して画像を出力する。

このように画像処理装置から画像出力装置に向かってドット個数のデータを供給することとすれば、画素数の多い画像でも、迅速にデータを供給することができ、延いては迅速に画像を出力させることができる。

選択図：図1